

EXAMEN DE ELECTRÓNICA 1
19/12/16

Resolver cada problema en hojas separadas.

Duración de la prueba: 3 horas 30 minutos.

La prueba es **sin** material.

Los puntajes de los problemas se indican sobre un total de 100 puntos.

PROBLEMA 1 (40 puntos)

El circuito de la Figura 1 amplifica la corriente de señal I_{sens} , con valor de continua nulo, que provee un sensor. R_1 representa la resistencia de salida de esta fuente de corriente.

a) Determinar V_{out} en función de I_{sens} si el operacional es ideal.

En lo que sigue el operacional es real con los datos que se indican al final.

b) Determinar la tensión DC a la salida.

c) Determinar hasta que frecuencia se puede considerar que el resultado es aproximadamente el indicado en a).

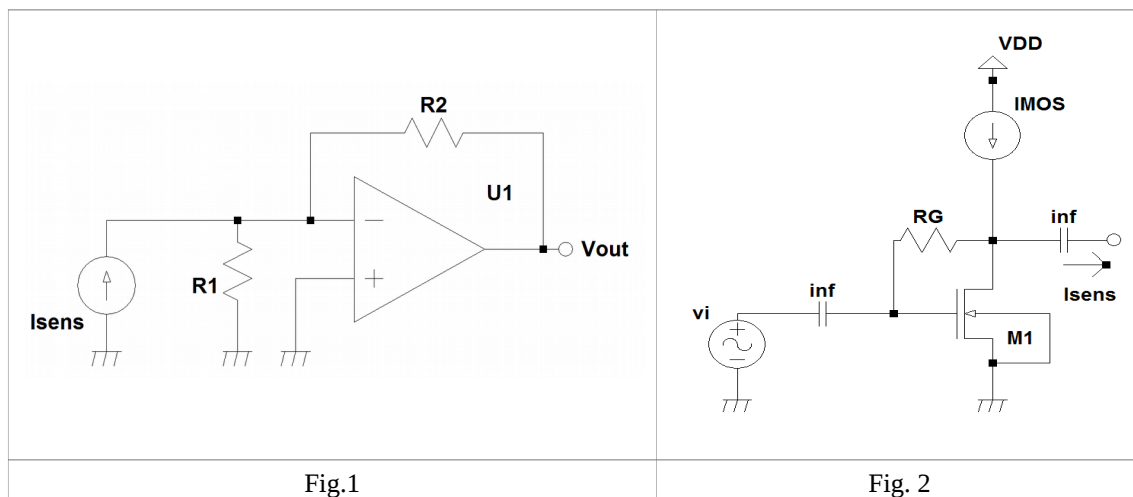
d) El circuito del sensor que genera la corriente I_{sens} se puede modelar como el circuito de la Figura 2. Determinar I_{sens} en función de v_i e I_{MOS} .

Datos:

Figura 1: Se disponen de los siguientes datos cuando el amplificador operacional se considera real: A_0 , f_T , v_{offset} , I_{bias} , I_{offset} .

$R_1 = 100$. R_2

Figura 2: Datos transistor MOS: β , V_{t0} , δ . La tensión de Early V_A se supondrá infinita. Los condensadores indicados como inf se supondrán infinitos. A los efectos de la señal se podrá despreciar la corriente por R_G .



PROBLEMA 2 (40 puntos)

El circuito de la Figura amplifica una señal proveniente de un sensor y si la amplitud de la misma supera cierto umbral enciende un LED.

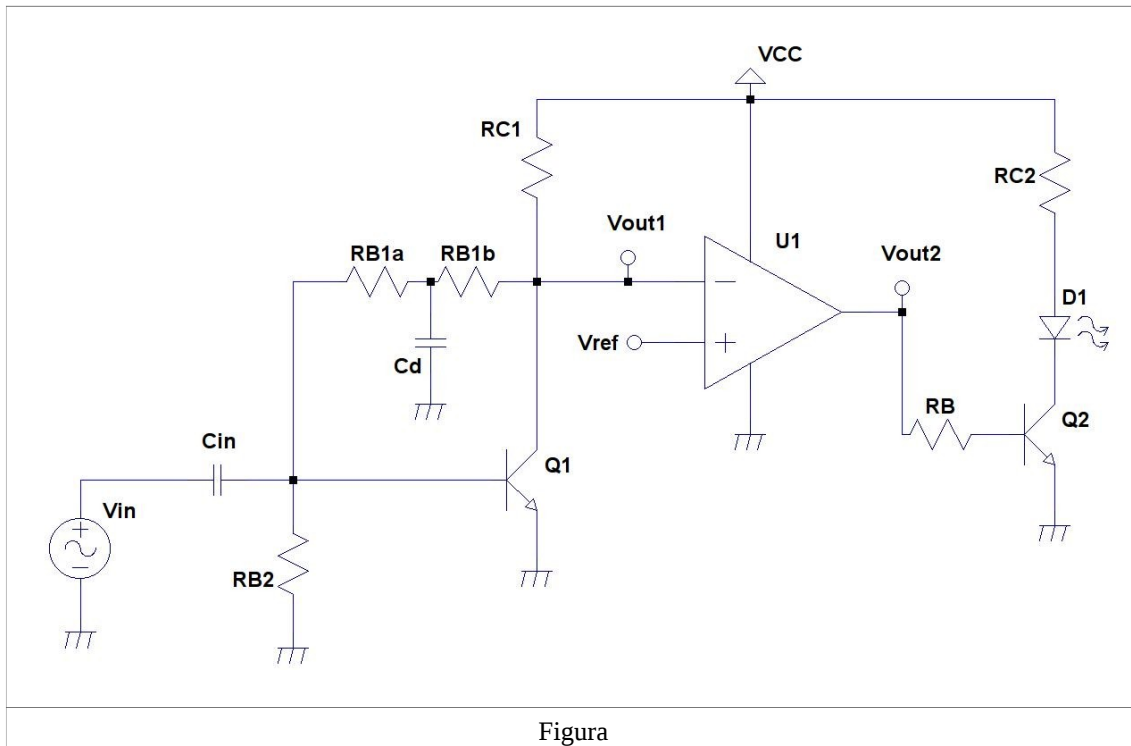
- Determinar la ganancia V_{out1}/V_{in} a frecuencias medias y la frecuencia de corte inferior.
- Calcular R_B y R_{C2} para que se encienda el LED con la corriente deseada.
- Calcular la amplitud necesaria en V_{in} para que se encienda el LED.

Datos: Para Q1 y Q2 $V_{BE}=0,7V$, $\beta = 200$, $V_{CESAT} = 0,3V$

$V_{CC} = 10V$, $V_{ref}=5V$, $C_{in}=200nF$, $C_d = \infty$, $R_{B1a} = 80k\Omega$, $R_{B1b} = 20k\Omega$, $R_{B2} = 10k\Omega$, $R_{C1} = 2k\Omega$.

D1: Corriente para tener la luminosidad deseada 10 mA, $V_F = 1.2 V @ I_{D1} = 10 mA$

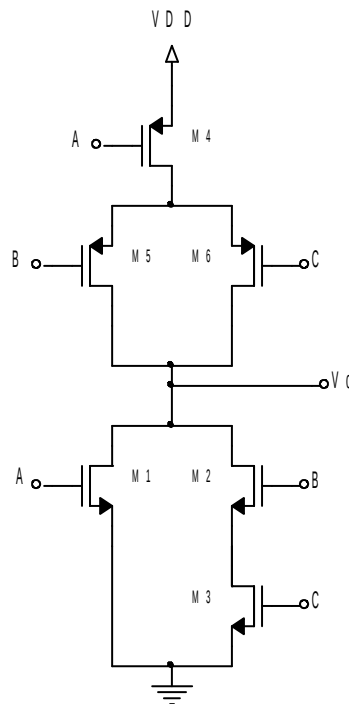
U1 amplificador operacional ideal.



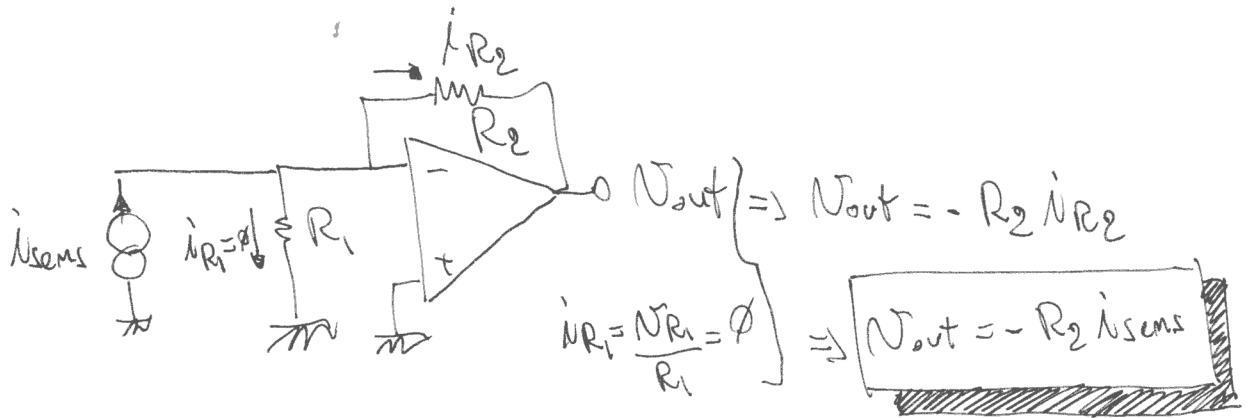
PREGUNTA (20 puntos)

Dado el circuito digital de la figura:

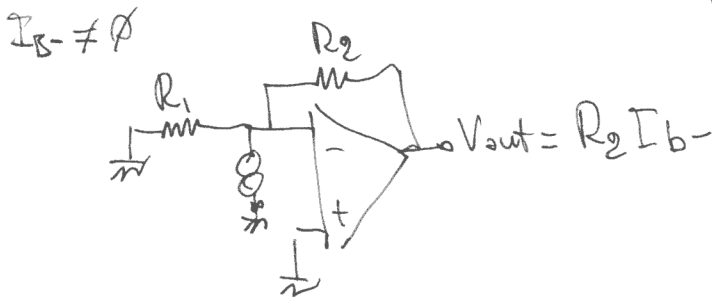
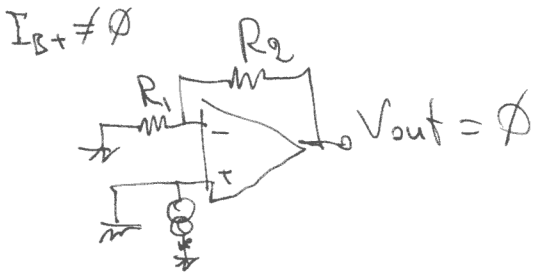
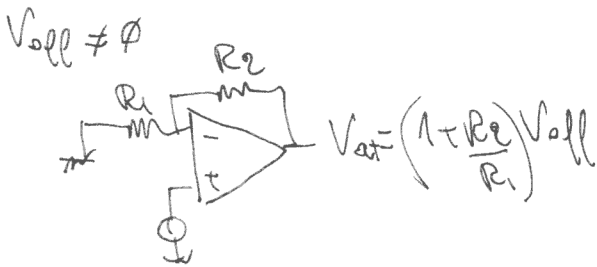
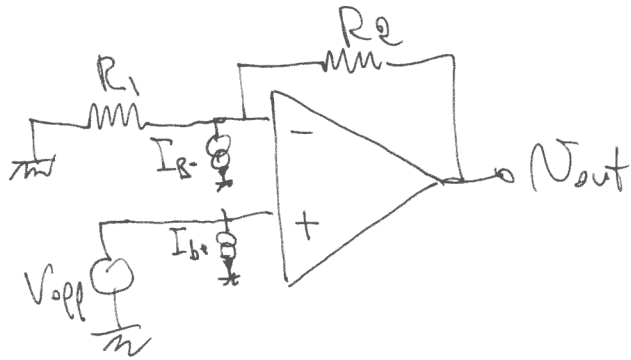
- Determinar la función lógica $V_o(A,B,C)$
- Calcular el tiempo de propagación t_{pHL} cuando la compuerta tiene una capacidad de carga C_L y las entradas tienen la siguiente transición: $ABC=000 \rightarrow ABC=100$. Asumir que la fracción de t_{pHL} en que los transistores están en zona lineal es despreciable frente al tiempo que están saturados. Datos: V_{DD} , $(\mu \cdot C_{ox} W/L)_n$, $(\mu \cdot C_{ox} W/L)_p$, C_L , $V_{tn}=|V_{tp}|$, $\delta=0$.



a)

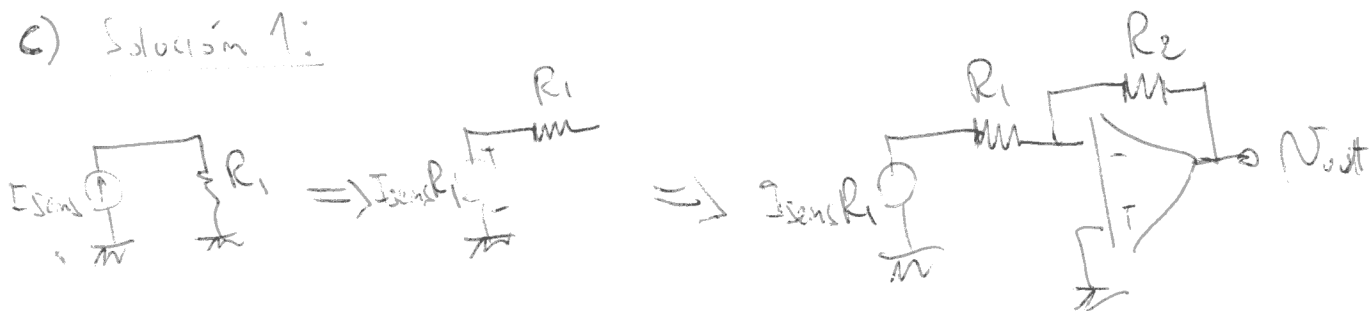


b) Em DC:



$\Rightarrow V_{out} = \left(1 + \frac{R_2}{R_1}\right) V_{oll} + R_2 I_{B-}$

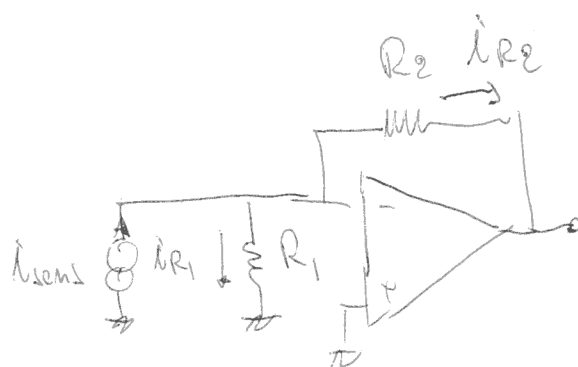
c) Solución 1:



$$\Rightarrow \rho < \frac{f_T}{10 \left(1 + \frac{R_2}{R_1}\right)}$$

Solución 2:

$$\begin{cases} I_{sens} = I_{R1} + I_{R2} & \textcircled{1} \\ e^- = R_1 I_{R1} & \textcircled{2} \\ e^- = -\frac{N_o}{A(\Delta)} & \textcircled{3} \\ N_o = e^- - R_2 I_{R2} & \textcircled{4} \end{cases}$$



$$\textcircled{2} \times \textcircled{4} \Rightarrow N_o = R_1 I_{R1} - R_2 I_{R2} \stackrel{\textcircled{1}}{\Rightarrow} N_o = R_1 I_{R1} - R_2 (I_{sens} - I_{R1})$$

$$\Rightarrow N_o = (R_1 + R_2) I_{R1} - R_2 I_{sens} \stackrel{\textcircled{2}}{=} (R_1 + R_2) \frac{e^-}{R_1} - R_2 I_{sens}$$

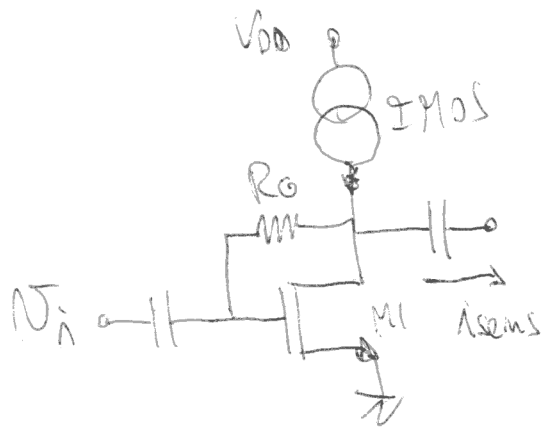
$$= \left(\frac{R_1 + R_2}{R_1}\right) \frac{N_o}{A(\Delta)} - R_2 I_{sens} \Rightarrow \frac{N_o}{I_{sens}} = \frac{-R_1 R_2 A(\Delta)}{R_1 + R_2 + R_2 A(\Delta)}$$

$$= \frac{-R_1 R_2}{\frac{R_1 + R_2}{A(\Delta)} + R_2} = \frac{-R_1 R_2}{\frac{(R_1 + R_2)}{A_o} + R_2} = \frac{-R_2 R_1}{\frac{R_1 + R_2}{A_o} \left(1 + \frac{\Delta A_o}{\omega_T}\right) + R_2}$$

$$= \frac{-R_2 R_1}{\frac{R_1}{A_o} + \frac{R_2}{A_o} + \frac{R_1 + R_2 \Delta}{\omega_T} + R_2} = \frac{-R_2}{1 + \frac{\Delta}{\omega_T \left(1 + \frac{R_2}{R_1}\right)}} \Rightarrow$$

$$\rho < \frac{f_T}{10 \left(1 + \frac{R_2}{R_1}\right)}$$

d)



$$\hat{N}_{sens} = -\hat{I}_D = -(g_m N_i) = \sqrt{2\beta_{I_{MOS}} N_i}$$

$$\hat{N}_{sens} = \sqrt{2\beta_{I_{MOS}} N_i}$$

Solucion Ej 2

② DC

$$V_{out,DC} = V_{BE(on)} + \frac{V_{BE(on)}}{R_{B2}} (R_{B1} + R_{B2}) = 7,7 \text{ V}$$

$$I_{CQ1} = \frac{V_{CC} - V_{out,DC}}{R_{C1}} - \frac{V_{BE(on)}}{R_{B2}} = 1,08 \text{ mA}$$

$$g_{m_{Q1}} = \frac{I_{CQ1}}{V_T} = 41,8 \text{ mS} \quad ; \quad r_{\pi_{Q1}} = \frac{\beta}{g_m} = 4,79 \text{ K}\Omega$$

AC

$$G = \frac{N_{out}}{N_{in}} = -g_{m_{Q1}} \cdot R_{C1} \parallel R_{B1b} = -75,9 \text{ V/V}$$

$$r_{in} = R_{B2} \parallel R_{B1a} \parallel r_{\pi_{Q1}} = 3,11 \text{ K}\Omega$$

$$f_{-3dB} = \frac{1}{2\pi C_{in} r_{in}} = 255 \text{ Hz}$$

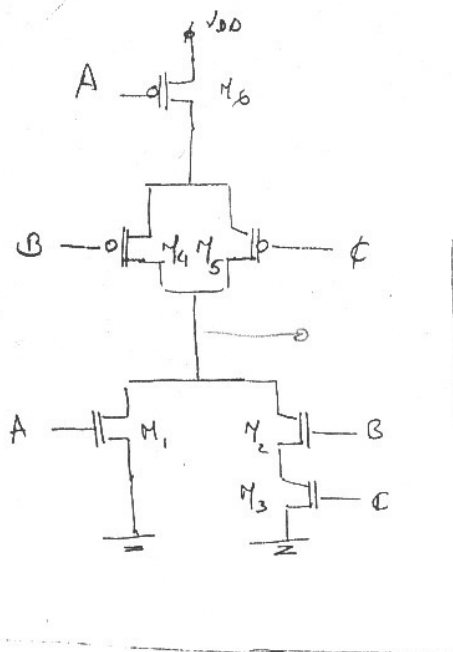
③

$$R_{C2} = \frac{V_{CC} - V_F - V_{CE(sat)}}{I_{O1}} = 850 \Omega$$

$$I_B > \frac{I_{CQ2}}{\beta} \cdot 10 \Rightarrow I_{B_{Q2}} = \frac{I_{O1} \cdot 10}{\beta} = 500 \mu\text{A} \Rightarrow R_B = \frac{V_{CC} - V_{BE(on)}}{I_{B_{Q2}}}$$

$$\Rightarrow R_B = 18,6 \text{ K}\Omega$$

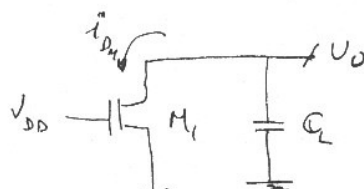
$$\textcircled{2} \quad N_{in} \cdot G + V_{out,DC} < V_{ref} \Rightarrow N_{in} > \frac{V_{ref} - V_{out,DC}}{G} = 35 \text{ mV}$$



c) $f_0 = \overline{A+BC}$

b) En la transición $ABC \rightarrow 100$

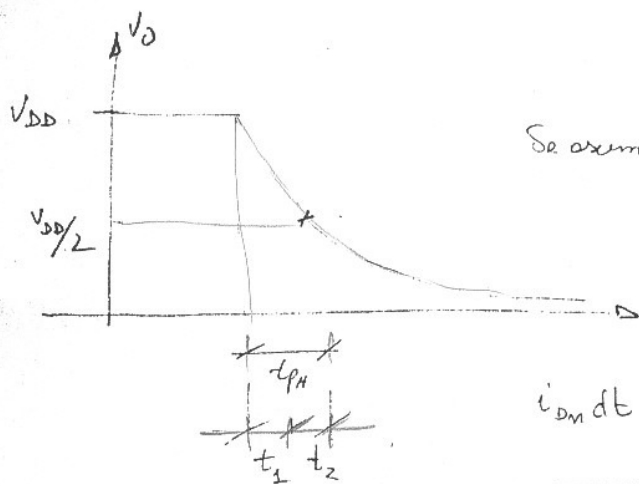
M_1 on
 M_2 off M_3 off, $M_{4,5,6}$ off.



$$i_{Dn} = \frac{1}{2} k_n \left(\frac{W}{L}\right)_n (V_{GS} - V_T)^2$$

$$(k_n = \mu_n C_{ox})$$

$$(\lambda = 1 + \beta = 1)$$



Se asume $t_1 \gg t_2$ donde t_1 : tiempo MOS saturado
 t_2 : tiempo MOS en zona lineal.

$\rightarrow t_{PH} \approx t_1$

$$i_{Dn} dt = -C_L dv_o \rightarrow -\frac{1}{2} k_n \left(\frac{W}{L}\right)_n (V_{DD} - V_T)^2 t_{PH} = -C_L \left[V_{DD} - \frac{V_{DD}}{2} \right]$$

$$\Rightarrow t_{PH} \approx \frac{C_L V_{DD}}{k_n \left(\frac{W}{L}\right)_n (V_{DD} - V_T)^2}$$

Otra como alternativa puede ser calcular el tiempo en el que el MOS está saturado

$$-\frac{1}{2} k_n \left(\frac{W}{L}\right)_n (V_{DD} - V_T)^2 t_{sat} = -C_L [V_{DD} - V_{DS,sat}]$$

si $t_{sat} \approx t_{PH}$

$$t_{PH} \approx \frac{2 C_L V_T}{k_n \left(\frac{W}{L}\right)_n (V_{DD} - V_T)^2}$$

$\hookrightarrow \frac{V_{DD} - V_T}{\lambda}$
Note: Estrictamente son iguales si $V_{DD} = 2V_T$, pero los dos tiempos son buenas aproximaciones.