

ELECTRONICA 1 - FE DE ERRATAS

EXAMEN - 16/12/2009

PROBLEMA 2 - Parte e)

En la última parte, cuando busca la condición para que el transistor esté en saturación llega a la siguiente ecuación correcta: $-V_o > -V_{ref} - V_{top}$

En el siguiente paso, cuando sustituye $V_o = 0$, "pierde" el signo de menos, quedando $V_{ref} > V_{top}$ cuando debería ser $V_{ref} > -V_{top}$

Por tanto el rango pedido para V_{ref} queda de la siguiente manera: $-0.6V < V_{ref} < 3.83V$.

El límite inferior lo impone la saturación del transistor y el límite superior la fuente de corriente.