

**EXAMEN DE ELECTRONICA 1**

22/12/06



Resolver cada problema en hojas separadas.

Duración de la prueba: 3 horas 30 minutos.

La prueba es sin material.

Los puntajes de los problemas se indican sobre un total de 100 puntos.

**PREGUNTA (24 puntos)**

En el circuito de la Figura determinar:

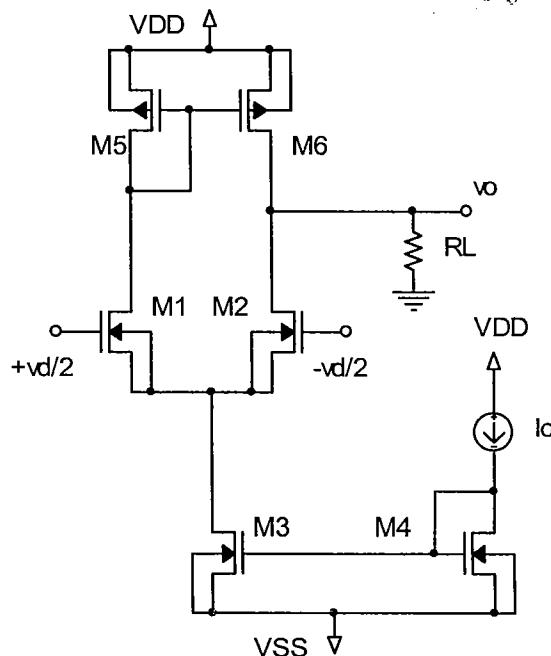
- La ganancia  $v_o/v_d$  en función de  $I_o$ .
- El valor mínimo de tensión de entrada en modo común que asegura un funcionamiento correcto del amplificador (es decir el límite inferior del rango de entrada en modo común) en función de  $I_o$ .

**Datos:**

$$VDD = -VSS$$

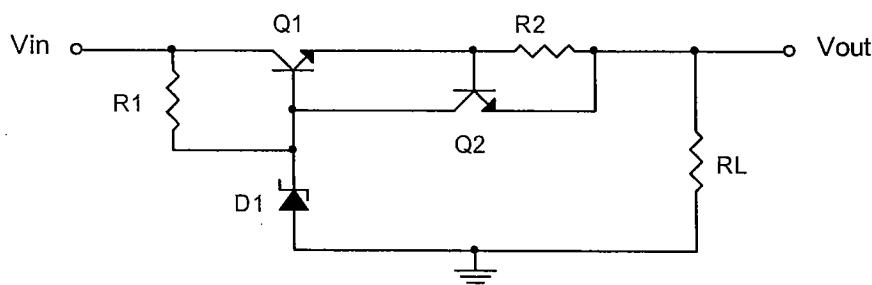
Los transistores tienen:

$$\beta_n = (\mu Cox W/L)_n = (\mu Cox W/L)_p = \beta_p, V_{ton} = |V_{top}| = V_{to}, \delta_n = \delta_p = 0, V_{An} = V_{Ap} = \infty$$

**PROBLEMA 1 (38 puntos)**

El circuito de la figura es un regulador de tensión con protección contra sobrecarga.

- Calcular  $R_2$  para que el circuito limite su corriente máxima a  $I_{RLmáx} = 2A$ .
- ¿Qué condiciones debe cumplir  $R_1$  para que el circuito opere correctamente en todo el rango de corrientes ( $0, I_{RLmáx}$ ) para tensiones de entrada variando entre 28V y 35V?.
- ¿Cuál es la potencia disipada en el transistor en el peor caso?
- Para estimar cuánto afectará un ripple en  $V_{in}$  a la salida  $V_{out}$  calcular la ganancia  $V_{out}/V_{in}$  para una carga  $RL=20\Omega$  y  $R_1=300\Omega$ .

**Datos:** Q1 y Q2:  $V_{BE} = 0.7V$ ,  $V_{Early} = \infty$ ,  $\beta=200$ .D1: 1N4747A,  $V_Z=20V$  @  $I_{ZT}=12.5mA$ ,  $r_{ZT}=22\Omega$ ,  $P_D=1.2W$ .

**PROBLEMA 2 (38 puntos)**

- a) Para el circuito de la Fig. 1, grafique la transferencia  $V_o1/V_{in}$ . Marque y justifique claramente los puntos notables de la gráfica. Considere OA1 ideal alimentado entre  $+V_{CC}$  y  $-V_{CC}$
- b) Con el circuito de la Fig. 1 se arma el circuito de la Fig. 2, donde OA2 es ideal, alimentado entre  $+V_{CC}$  y  $-V_{CC}$ ,  $R_C = \infty$  y  $R_3 = 0$ . Grafique  $V_{out}$  y  $V_{o1}$  en función del tiempo. Marque y justifique claramente los puntos notables de la gráfica.
- c) Ahora se considera que OA2 es un LM7301 cuya hoja de datos se adjunta. Para esta parte considere OA1 ideal,  $V_{CC} = 5V$ ,  $R = 1k\Omega$ ,  $R_1 = 8.2k\Omega$ ,  $R_2 = 10k\Omega$ .
- Dimensione  $R_C$  y  $R_3$  para minimizar el offset a la salida de OA2 y se mantenga el funcionamiento de la parte b). ¿Cuánto vale el offset a la salida en el peor caso y en el caso típico?
  - ¿Cuál es la máxima frecuencia que puede alcanzar el circuito sin que OA2 distorsione la señal de salida  $V_{out}$ ? ¿Cuánto debe valer  $C$  en ese caso?

Fig. 1

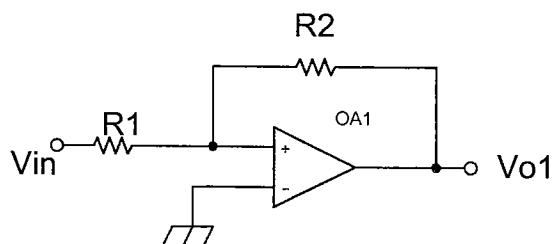
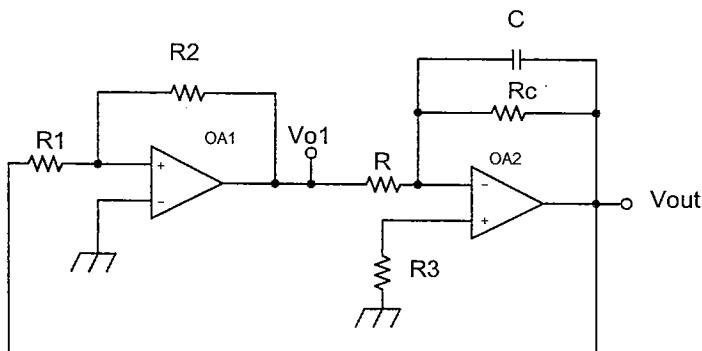


Fig. 2

**5.0V DC Electrical Characteristics**

| Symbol   | Parameter            | Conditions    | Typ<br>(Note 5) | LM7301<br>Limit<br>(Note 6) | Units |
|----------|----------------------|---------------|-----------------|-----------------------------|-------|
| $V_{os}$ | Input Offset Voltage |               | 0.03            | 6<br>8                      | mV    |
| $I_B$    | Input Bias Current   | $V_{CM} = 0V$ | 90              | 200<br>250                  | nA    |
| $I_{os}$ | Input Offset Current | $V_{CM} = 0V$ | 0.7             | 70<br>80                    | nA    |
|          |                      |               |                 | max                         |       |

**AC Electrical Characteristics**

| Symbol | Parameter              | Conditions                        | Typ<br>(Note 5) | Units      |
|--------|------------------------|-----------------------------------|-----------------|------------|
| SR     | Slew Rate              | $\pm 4V$ Step @ $V_S = \pm 6V$    | 1.25            | V/ $\mu$ s |
| GBW    | Gain-Bandwidth Product | $f = 100$ kHz, $R_L = 10 k\Omega$ | 4               | MHz        |

Examen de Electrónica 1  
Diciembre 2006

Problema 1

a)

Para q' Q<sub>2</sub> prenda  $V_{R_2} = 0.7V \Rightarrow$

$$R_2 = \frac{V_{R_2}}{I_{RLmax}} = 0.35\Omega$$

b)

La resistencia R<sub>1</sub> limita la corriente por el diodo zener.

$$I_{D1} = I_{R_1} - \frac{I_{R_2}}{\beta} = \frac{V_{in} - V_z}{R_1} - \frac{I_{R_2}}{\beta} \Rightarrow R_1 = \frac{V_{in} - V_z}{(I_{D1} + I_{R_2}/\beta)}$$

\* Para estudiar los casos límites necesito saber  $\frac{I_{zT}}{I_{D1}}$ .

$$P_D = V_z \cdot I_{D1}^{\text{máx}} \Rightarrow I_{D1} = 60mA$$

$$\text{Entonces } D_1 \text{ funciona entre } \frac{I_{zT}}{I_{D1}} \leq I_{D1} \leq \frac{I_{zT}}{I_{D1}}$$

Por tanto

$$1) I_{D1} \gg I_{zT} \Rightarrow R_1 \leq \frac{V_{in} - V_z}{I_{zT} + I_{R_2}/\beta}$$

$$\begin{aligned} \text{El peor caso se da cuando } V_{in} \text{ es mínimo y } I_{R_2} &= I_{RLmax} \\ \Rightarrow R_1 &\leq \frac{28 - 20}{12.5mA + 10mA} = 355\Omega \end{aligned}$$

$$2) I_{D1} \ll I_{D1}^{\text{máx}} \Rightarrow R_1 \geq \frac{V_{in} - V_z}{I_{D1}^{\text{máx}} + I_{R_2}/\beta}$$

$$\begin{aligned} \text{El peor caso se da cuando } V_{in} \text{ es máximo y } I_{R_2} &= 0 \\ \Rightarrow R_1 &\geq \frac{35 - 20}{60mA} = 214\Omega \end{aligned}$$

$$355\Omega \geq R_1 \geq 214\Omega$$

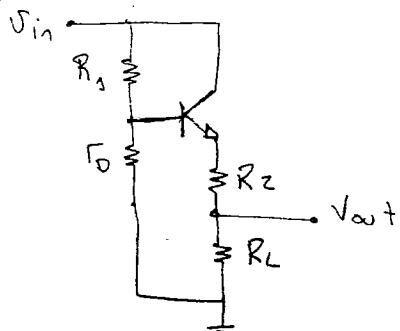
c)

El peor de los casos es cuando  $V_{in} = 35V$

$$\Rightarrow V_{CEQ_1} = V_{in} - (V_{D1} + V_{BEQ_1}) = 14.3V$$

$$P_{Q_1}^{max} = V_{CEQ_1} \cdot I_{R_{load}} = 20.6W$$

d)



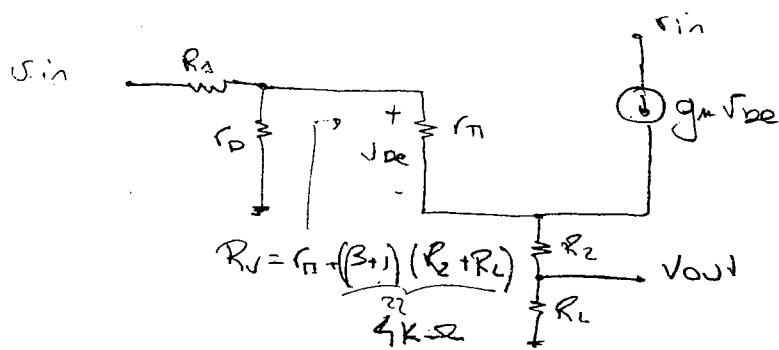
$$R_1 = 300\ \Omega$$

$$R_2 = 0.35$$

$$r_D = 22\ \Omega$$

$$R_L = 20\ \Omega$$

En pequeña señal:



$$V_b = V_{in} \cdot \frac{r_D \parallel R_V}{R_1 + r_D \parallel R_V} \stackrel{R_V \gg r_D}{=} V_{in} \cdot \frac{r_D}{R_1 + r_D} = 6.8 \times 10^{-2} \cdot V_{in}$$

$$V_{ce} = V_{be} (g_m + 1/r_\pi) \cdot (R_2 + R_L) \approx V_{be} \cdot g_m \cdot (R_2 + R_L)$$

$$V_e (1 + g_m (R_2 + R_L)) = V_b \cdot g_m (R_2 + R_L)$$

$$V_e = \frac{g_m (R_2 + R_L)}{1 + g_m (R_2 + R_L)} \cdot V_b \stackrel{(g_m \cdot R_L \gg 1)}{\approx} V_b$$

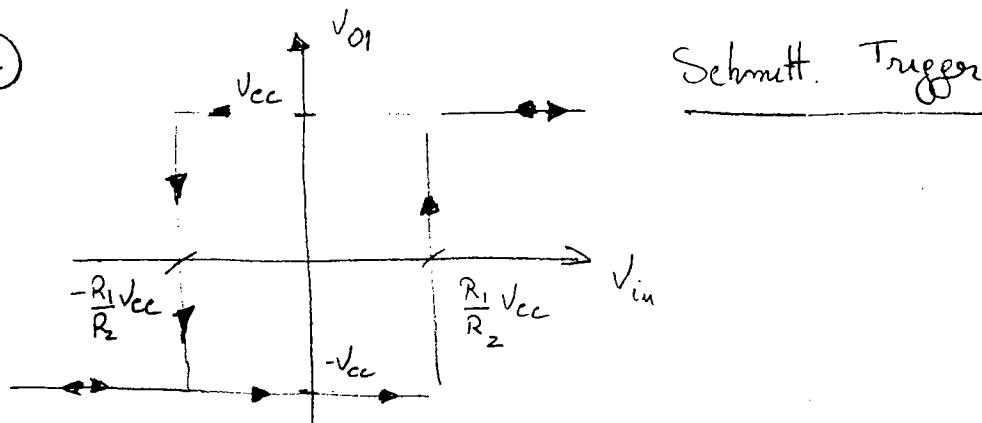
$$V_{out} = \frac{R_L}{R_2 + R_L} \cdot V_e \approx V_e$$

$$\Rightarrow \frac{V_{out}}{V_{in}} = 6.8 \times 10^{-2}$$

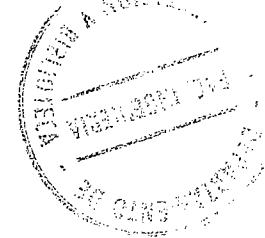
$$I_C = \frac{20.6}{20} = 1A$$

$$\downarrow g_m = 38.55$$

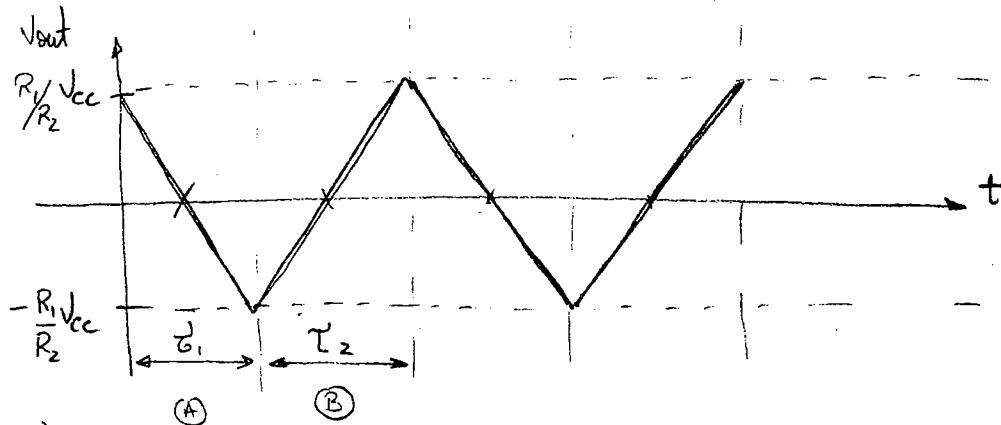
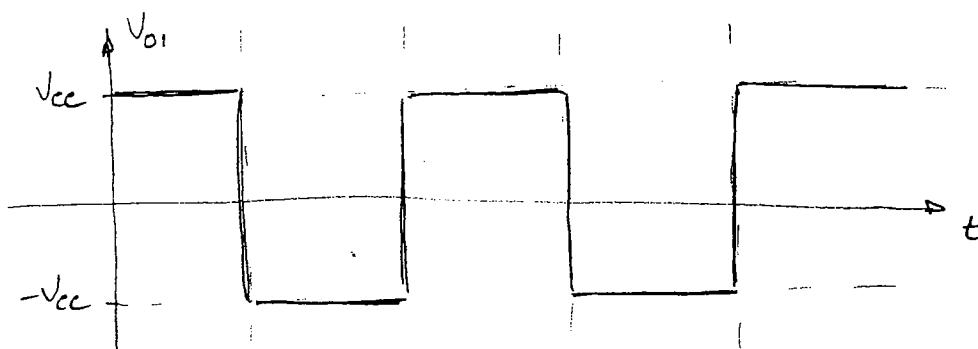
e)



Schmitt. Trigger



(b) Caso  $R_c = \infty$   $\Rightarrow V_{out} = -\frac{1}{RCs} V_{01}$  [sino  $V_{out} = -\frac{R_c}{R} \frac{V_{01}}{1+R_c Cs}$ ]


 $(R_2 > R_1)$ 

Ⓐ  $V_{01} = V_{cc} \Rightarrow V_{out} = \frac{R_1}{R_2} V_{cc} - \frac{V_{cc}}{RC} \cdot t \Rightarrow \left( \frac{R_1}{R_2} - \frac{1}{RC} \right) V_{cc} = -\frac{R_1}{R_2} V_{cc}$

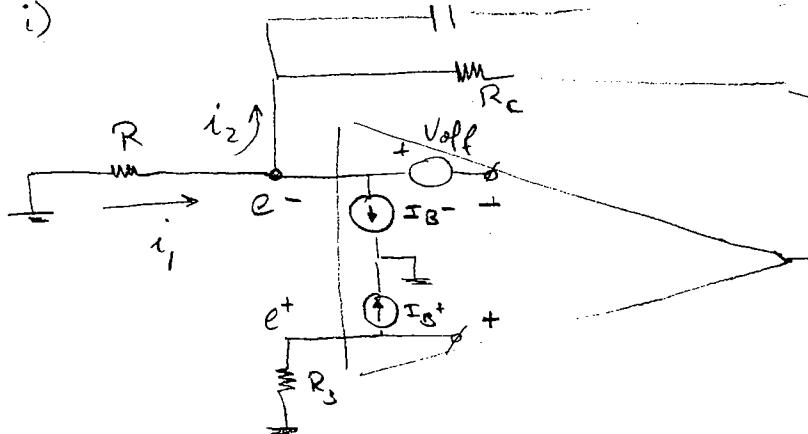
$$\Rightarrow T_1 = \frac{2RC}{\frac{R_1}{R_2}}$$

Ⓑ  $V_{01} = -V_{cc} \Rightarrow V_{out} = -\frac{R_1}{R_2} V_{cc} + \frac{V_{cc}}{RC} \cdot t \Rightarrow \left( -\frac{R_1}{R_2} + \frac{1}{RC} \right) V_{cc} = \frac{R_1}{R_2} V_{cc}$

$$\Rightarrow T_2 = \frac{2RC}{\frac{R_1}{R_2}}$$

$$\Rightarrow T = T_1 + T_2 = 4 \frac{R_1}{R_2} RC$$

i)



$$1) e^+ = - \frac{I_B^+ R_3}{S} \quad \text{--- QD}$$

$$2) e^- = e^+ + V_{offset}/S \quad -$$

$$e^- = -i_1 R = e^+ + V_{offset}/S = -\frac{I_B^+ R_3}{S} + \frac{V_{offset}}{S} \Rightarrow i_1 = \frac{I_B^+ R_3}{S R} - \frac{V_{offset}}{R S}$$

$$e^- - V_{out} = i_2 \cdot \frac{R_c}{1 + R_c S} = (i_1 - \frac{I_B^-}{S}) \frac{R_c}{1 + R_c S}$$

$$\text{igual} \quad -\frac{I_B^+ R_3}{S} + \frac{V_{offset}}{S} - V_{out} = \left( \frac{I_B^+ R_3}{S R} - \frac{V_{offset}}{R S} - \frac{I_B^-}{S} \right) \frac{R_c}{1 + R_c S}$$

renombrar:

$$\Rightarrow V_{out} = \frac{V_{offset}}{S} - \frac{I_B^+ R_3}{S} - \left( \frac{I_B^+ R_3}{S R} - \frac{I_B^-}{S} - \frac{V_{offset}}{R S} \right) \frac{R_c}{S(1 + R_c S)}$$

$$V_{out}(t) = V_{offset} - I_B^+ R_3 = \left( \frac{I_B^+ R_3}{R} - I_B^- - \frac{V_{offset}}{R} \right) R_c (1 - e^{-\frac{t}{R_c S}})$$

$$I_{off} = V_{offset} \left( 1 + \frac{R_c}{R} \right) - \frac{I_B^+ R_3 + R_3 R_c}{R} + I_B^- R_c$$

$$\text{formas de minimizar: } R_3 R + R_3 R_c = R_c R \Rightarrow R_3 = \frac{R_c R}{R + R_c} = \underline{\underline{R_c // R}}$$

que dimensionar  $R_c$ ; Para que se mantenga el funcionamiento anterior se debe cumplir que el integrador se comporte como un integrador

$$\frac{V_{out}}{V_{in}} = - \frac{R_c}{R(1 + R_c S)}$$

• las frecuencias bellas en b)  $f_0 = \frac{R_2}{4R_1 R_c}$  debemos

tener un integrador.

$$R_c \ll \frac{R_2}{4R_1 R_c} \gg 1 \Rightarrow \boxed{R_c = \frac{40 R_1 R}{R_2}}$$

$$\text{valores: } R_c = 32,8 \text{ k}$$

$$R_3 = R_c // R = \underline{\underline{870 \Omega}}$$

$$V_{outoff \max} = 270 \text{ mV}$$

$$V_{outoff \text{ typ}} = 1 \text{ mV}$$

⇒ Cü.

$$\frac{V_{CE}}{R_C} < SR = \frac{1,25V}{145}, \quad f_o = \frac{R_2}{4R_1 R_C}$$

$$\Rightarrow f_{o\max} = \frac{R_2}{4R_1 \frac{V_{CE/SR}}{f_o}} \Rightarrow f_{o\max} = 76 \text{ kHz}$$

$(f_{o\max} \ll f_r = 4 \text{ MHz})$

$$C = \frac{R_2}{4R_1 R f_{o\max}} = 4 \text{ nF}$$


---



## PREGUNTA

(a)

En el diseño con cascas

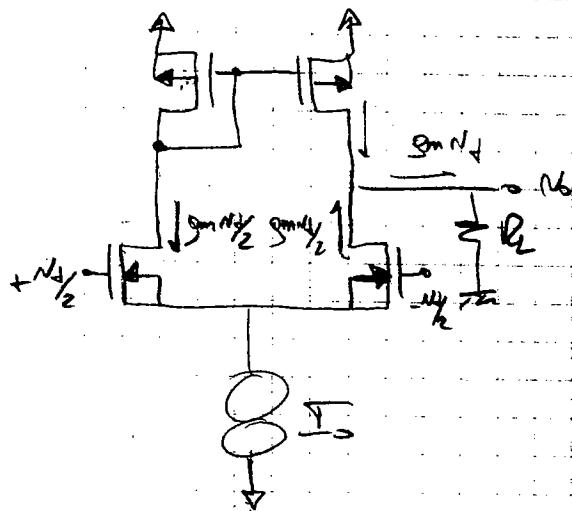
$$\text{ACTIVOS: } I_{\text{out}} = g_m N_d$$

$$\Rightarrow N_d = g_m R_2 N_s$$

$$g_m = \sqrt{2 \beta n I_{D_s}}$$

$$I_{D_s} = I_0/2$$

$$\Rightarrow \left[ \frac{N_d}{N_s} = \sqrt{\beta n I_0} R_2 \right]$$



(b) Dado que el amplificador funcione correctamente

hay que asegurar que M3 no pase a zona inversa

$$\rightarrow V_{Ch} > V_{DSsat3} + V_{GSL}$$

$$V_{DSsat3} = \frac{V_{GS3} - V_{Ch}}{1 + \delta} = V_{GS3} - V_{to} = \sqrt{\frac{2 I_0}{\beta}}$$

$$V_{GS3} = \sqrt{\frac{2 I_0}{\beta}} + V_{to} = \sqrt{\frac{I_0}{\beta}} + V_{to}$$

$$\Rightarrow \boxed{V_{Ch} = (\sqrt{2} + 1) \sqrt{\frac{I_0}{\beta}} + V_{to}}$$