

Examen de Electrónica 2
21/12/2015

Resolver cada problema en hojas separadas.

Duración de la prueba: 3 horas 30 minutos.

La prueba es sin material.

Los puntajes de los problemas se indican sobre un total de 100 puntos.

Problema 1: (38 puntos)

En el oscilador de la Figura 1 los inductores L1 y L2 son idénticos y tienen el modelo indicado en la Figura 2. Se supondrá que la amplitud de oscilación es tal que el circuito puede considerarse en pequeña señal durante todo el problema.

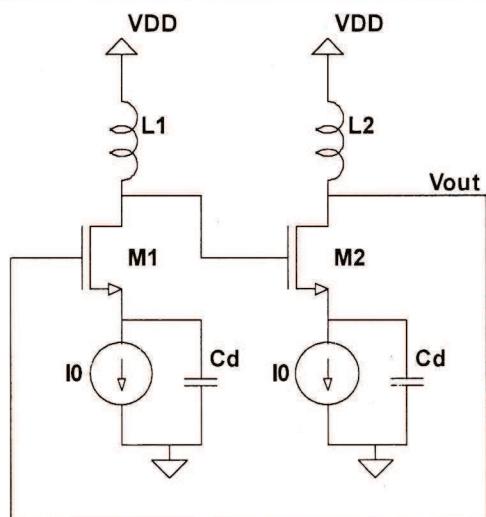


Figura 1

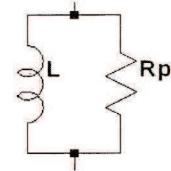


Figura 2

- Determinar la condición de oscilación en función de I_0 y R_p , si se asume que la frecuencia de oscilación es tal que L_1 y L_2 resuenan con la capacidad vista desde el drain de M_1 y M_2 respectivamente.
- Hallar la frecuencia de oscilación para que se cumpla la condición asumida en a).
- La corriente que entregan I_1 e I_2 se vincula con la amplitud de oscilación en V_{out} de la forma $I = k_1(V_{out}) + k_2$. ¿Qué signo debe tener k_1 y qué condición debe cumplir k_2 , para que el circuito funcione correctamente?
- Calcule la amplitud de oscilación en función de k_1 , k_2 y los valores de los componentes del circuito.

DATOS:

Los transistores M_1 y M_2 son idénticos y tienen:

- Tensión de early V_A infinito.
- $\mu C_{ox}(W/L) = C_{gd}$ dados,
- Los condensadores C_d se podrán considerar infinitos.

Problema 2: (36 puntos)

Para el circuito de la Figura 1:

- Explique que es una corrida térmica indicando cuales son los componentes de la Figura 1 que intervienen en la misma. Justifique.
- Indique un mecanismo posible para controlar la corrida térmica, indicando como funciona. Justifique.
- Calcule la potencia máxima que se puede entregar a la carga y la potencia máxima que deben disipar cada uno de los transistores Q_n y Q_p . Es necesario usar disipadores para Q_n y Q_p ? Justifique.

Al circuito de la Figura 1 se le agregan los transistores Q_{n1} y Q_{p1} quedando el circuito de la Figura 2.

- ¿Qué función cumplen estos dos transistores y como actúan? Justifique.
- Calcule la nueva potencia máxima entregada a la carga.
- ¿Cuál es la máxima potencia disipada por Q_n , Q_p , Q_{n1} , Q_{p1} ?

Datos:

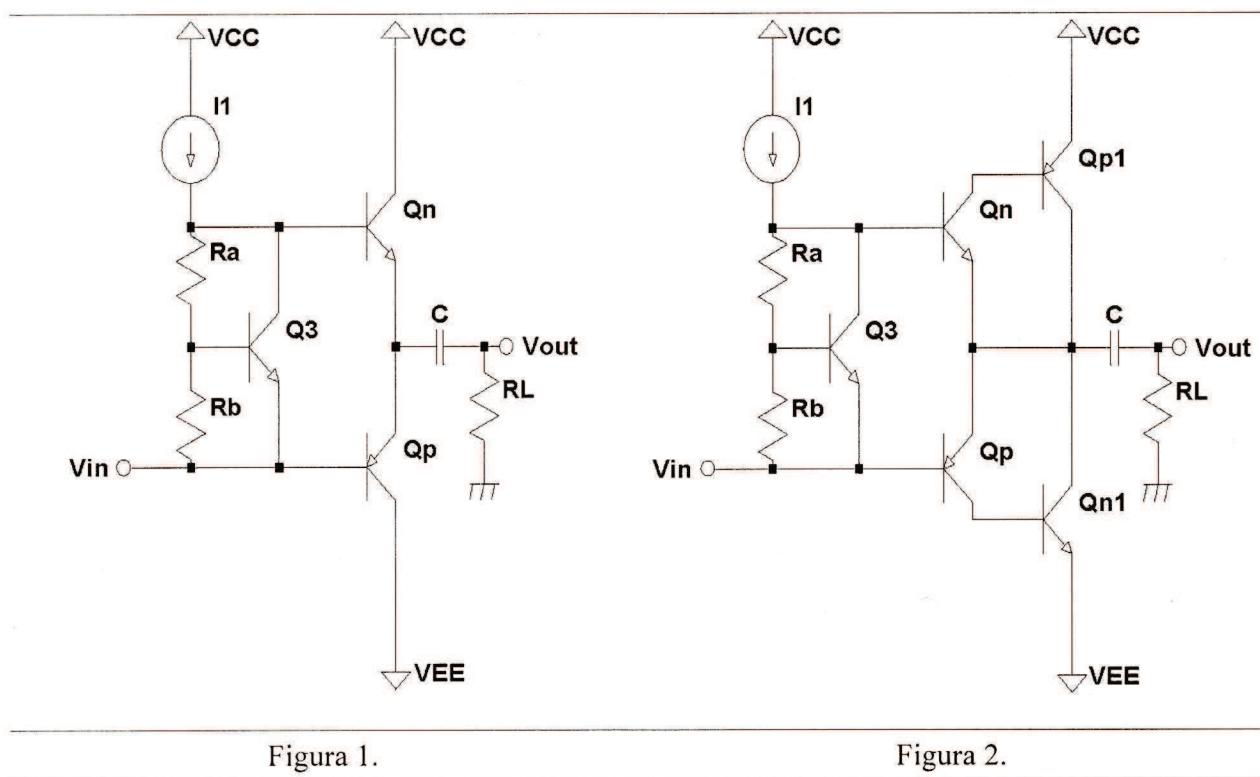
$$V_{CC} = -V_{EE} = 15 \text{ V}$$

$$Q_n, Q_p: \beta = 25; P_{max} = 1 \text{ W}$$

$$Q_{n1}, Q_{p1}: \beta = 25$$

Todos los transistores: V_{EB} , V_{BE} , V_{CEsat} , V_{ECsat} se pueden despreciar frente a V_{CC} .

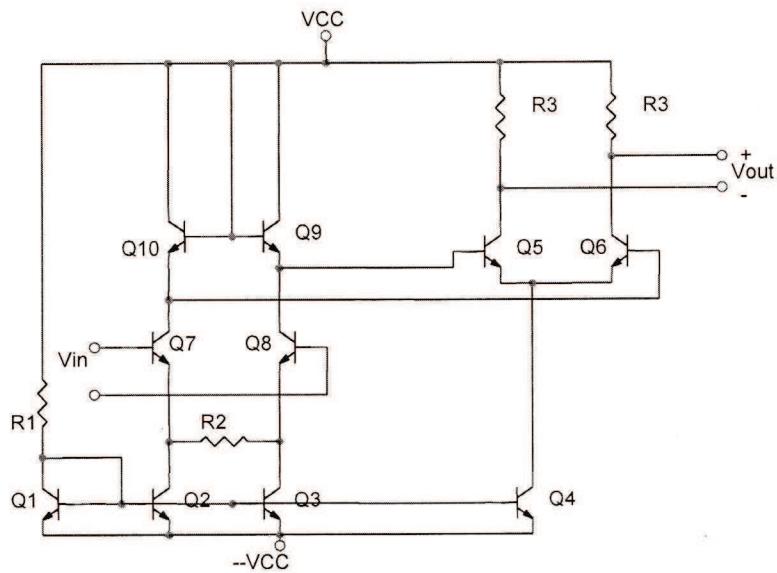
$$R_L = 16 \Omega, I_L = 10 \text{ mA}$$



Pregunta : (26 puntos)

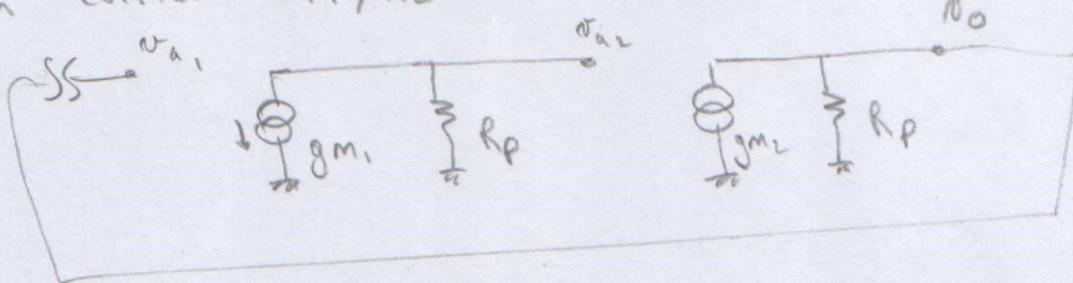
En el circuito de la figura:

- a) ¿Qué función cumplen los transistores Q9 y Q10? Fundamentar analíticamente.
 - b) Determinar la relación entre V_o y V_i .



Problema L:

z) Abro el loop en el gate de M₁, asumo bias hi y he resonando con curtes D_{M1} y H₂



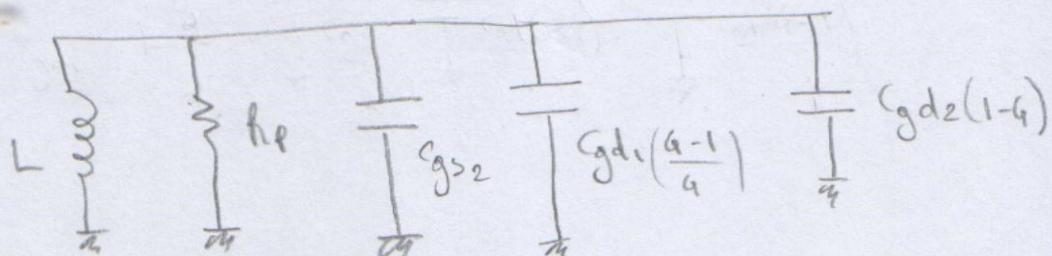
$$-A\beta = -gm_1 R_p \cdot -gm_2 R_p = (gm \cdot R_p)^2 = 1$$

$$gm \cdot R_p = 1$$

$$gm = \sqrt{2\beta \cdot I_o} = \sqrt{2\pi C_{ox} w/L \cdot I_o}$$

$$\sqrt{2\pi C_{ox} w/L \cdot I_o \cdot R_p} = 1 \quad | \text{ cond. osc.}$$

b) Dos etapas identicas, de ganancia $\alpha = -1$, por ejemplo para M₁ el circuito resonante:



$$\approx R_p \left\{ \begin{array}{l} L \\ \parallel \end{array} \right\} \frac{1}{j\omega} 5g \quad X_L = -X_C$$

$$C_{gs} = C_{gd} = C_g \quad \frac{1}{j\omega} = \frac{1}{5g j\omega} \Rightarrow$$

$$\omega_{osc} = \sqrt{\frac{1}{5LC_g}}$$

c)

$$I_0 = k_1 V_{out} + k_2$$

$$|A_p| = \left(g_m R_p \right)^2 > 1 \quad \text{en el arranque}$$

$$\Rightarrow g_m^2 R_p^2 > 1 \Rightarrow \left(2 u_{Cox} w/L \right) I_0 \cdot R_p^2 > 1$$

$$\left(2 u_{Cox} w/L \right) (k_2) R_p^2 > 1 \Rightarrow k_2 > \frac{1}{2 u_{Cox} w/L - R_p^2}$$

$|A_p|$ debe disminuir desde su valor inicial de arranque \Rightarrow
 $k_1 < 0$

d) La amplitud de las oscilaciones es tal que se cumple la cond. hallada en z)

$$\sqrt{2 u_{Cox} w/L} I_0 R_p = 1$$

$$\Rightarrow I_0 = \frac{1}{R_p^2 \cdot 2 u_{Cox} w/L}$$

$$k_1 V_{outp} + k_2 = \frac{1}{R_p^2 2 u_{Cox} w/L} \Rightarrow$$

$$V_{outp} = \frac{\frac{1}{R_p^2 2 u_{Cox} w/L} - k_2}{k_1}$$

(2)

(a) En una combi técnica intervienen los transistores "push-pull" de los etapas clase AB. Cuando estos transistores aumentan la temperatura de juntura, distorsiona su $V_{BE(on)}$ por lo que el punto más cercano, ya que está polarizado en una tensión V_{BB} constante, ya sea sobre o debajo de la temperatura (restringiendo positivamente el efecto), hasta que supera la temperatura máxima de juntura y se destruye.

(b) Uno de los mecanismos para prevenir este efecto consiste en acoplar técnicamente los transistores "push-pull" de el transistor que genera la tensión V_{BB} de la etapa, y así, a medida que la temperatura sube, el transistor que genera la tensión V_{BB} baja su tensión $V_{BE(on)}$, reduciendo la tensión V_{BB} y manteniendo controlado la corriente para los transistores "push-pull" y conservando la rectificación positiva durante más minutos.

$$(c) I_{L_{\max}} = \beta \cdot I_B = 250 \text{ mA}$$

$$\Rightarrow V_{Op_{\max}} = R_L \cdot I_{L_{\max}} = 4 \text{ V}$$

$$\boxed{P_{L_{\max}} = \frac{1}{2} R_L I_{L_{\max}}^2 = 0,5 \text{ W}}$$

$$\underline{P_D_{\max}} : V_{Op_{\max} P_D} = \frac{2V_{CC}}{\pi} = 9,55 \text{ V} \Rightarrow \hat{V}_{Op_{\max}}$$

$$\Rightarrow P_{D_{\max}} = \frac{1}{2} \left(2 \frac{\hat{V}_{Op} V_{CC}}{\pi R_L} - \frac{1}{2} \frac{\hat{V}_{Op}^2}{R_L} \right)$$

$$\Rightarrow \underline{P_{D_{\max}} = 0,94 \text{ W} < P_{\max}(1w)}$$

\Rightarrow no precisan disipadores

I_S nos permite que se llegue a la amplitud de máxima disipación

(d) $Q_{BS} \rightarrow Q_n$ (al igual q' $Q_{BS} \rightarrow Q_p$) fijan \sim
 la configuración de Szilard o "pseud-Darlington"
 en el que la retroalimentación se conecta al
 colector polarizado \rightarrow la conexión de base es
 del orden de $\beta^2 \Rightarrow$ esto permite que la偏置
 esté negativa \rightarrow la onda no esté limitada por
 la conexión de polarización.

$$(e) I_L = I_{Em} + I_{CPL}$$

$$\frac{I_{CPL}}{\beta} = I_{Cn} = \frac{\beta}{\beta+1} I_{Em} \Rightarrow I_{CPL} = \frac{\beta^2}{\beta+1} I_{Em} \quad \left. \right\} \rightarrow$$

$$I_{Bn} = \frac{I_{Em}}{\beta+1}$$

$$I_L \Big|_{max} = \beta^2 I_{Bn} \Big|_{max} = \beta^2 I_1 \Rightarrow \hat{V}_{op max} = \cancel{I_L \Big|_{max} \cdot R_L = 100V \gg V_{cc}!!} \quad \Rightarrow \hat{V}_{op max} = V_{cc}$$

→ Esfuerzos < el caso usual:

$$\bullet \boxed{P_{L max} = \frac{1}{2} \frac{V_{cc}^2}{R_L} = 7,03 \text{ W}}$$

$$(f) \hat{V}_{op P_{D max}} = \frac{2V_{cc}}{\pi} = 9,55 \text{ V}$$

$$\Rightarrow P_{D \Big|_{P_{D max}}} = \frac{V_{cc}^2}{\pi^2 R_L} = 1,42 \text{ W}$$

$$\Rightarrow \left\{ \begin{array}{l} P_{D_{Qm1}, Qp1}^{max} = P_{D_{Bn}}^{max} \frac{\beta}{\beta+1} = 1,37 \text{ W} \\ P_{D_{Qm1}, Qp1}^{max} = P_{D_{Bn}}^{max} \cdot \frac{1}{\beta+1} = 0,05 \text{ W} \end{array} \right.$$

$$\boxed{P_{D_{Qm1}, Qp1}^{max} = P_{D_{Bn}}^{max} \cdot \frac{1}{\beta+1} = 0,05 \text{ W}}$$