

# Electrónica 2

## Práctico 3 Alta Frecuencia

Los ejercicios marcados con ★ son opcionales. Además cada ejercicio puede tener un número, que indica el número de ejercicio del libro del curso (*Microelectronic Circuits, 4th. edition. Sedra/Smith.*) o una fecha, que indica en que prueba (examen o parcial) se planteó el ejercicio.

**Objetivo:** El objetivo general del presente práctico es familiarizar al estudiante con el modelo de alta frecuencia de los transistores (tanto FET como BJT). Se presentan ejercicios donde se estudian diferentes configuraciones de amplificadores como por ejemplo: fuente o emisor común, cascode, etc. También se estudian casos de una o varias etapas, y se busca estudiar la respuesta en frecuencia de amplificadores diferenciales. Se espera que el estudiante maneje varias técnicas para el análisis de estos circuitos, como el uso del teorema de Miller y la aplicación del método de las constantes de tiempo de circuito abierto.

NOTA: se sugiere verificar los resultados obtenidos en los ejercicios considerados en este práctico utilizando simulaciones en SPICE.

### Ejercicio 1. (7.27)

La Figura 1 muestra el circuito equivalente a un amplificador FET (modelado en alta frecuencia) con una resistencia  $R_s$  conectada en el source (fuente). El propósito de este ejercicio es mostrar que el valor de  $R_s$  puede ser usado para controlar la ganancia y el ancho de banda del amplificador, permitiendo de esa forma al diseñador sacrificar ganancia para mejorar el ancho de banda.

- Deducir una expresión para la ganancia de tensión a baja frecuencia (considerar  $C_{gs}$  y  $C_{gd}$  iguales a cero).
- Deducir los valores de  $R_{gs}$  y  $R_{gd}$  (resistencias asociadas a  $C_{gs}$  y  $C_{gd}$ ) de forma de poder determinar  $\omega_H$  usando el método de las constantes de tiempo de circuito abierto.
- Si  $R = 100k\Omega$ ,  $gm = 4mA/V$ ,  $RL = 5k\Omega$ , y  $C_{gs} = C_{gd} = 1pF$ , usar las expresiones en (a) y (b) para hallar la ganancia a baja frecuencia y la caída  $3dB$  superior ( $\omega_H$ ) para los casos  $R_s = 0\Omega$ ,  $100\Omega$  y  $250\Omega$ . En cada caso evaluar el producto ganancia por ancho de banda.

### Ejercicio 2.

El objetivo de este ejercicio es ver la interrelación entre el efecto Miller, la ganancia y el ancho de banda del amplificador. En el circuito de la Figura 2 hallar la frecuencia de corte superior  $f_H$  y la ganancia a frecuencia media ( $V_o/V_i$ ) utilizando Miller y suponiendo que el polo dominante es el de la entrada.  $C_{c1}$ ,

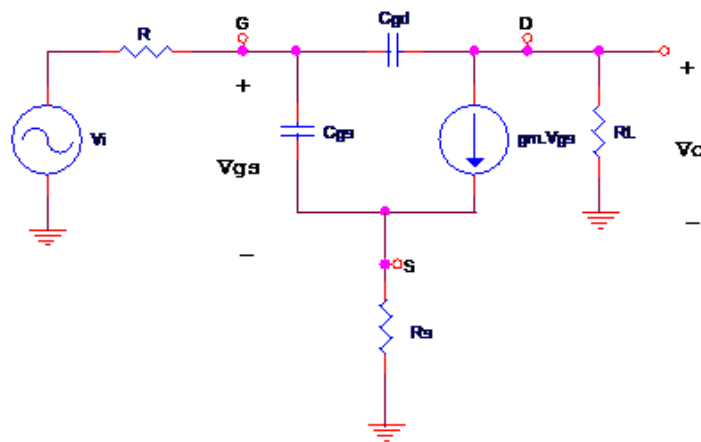


Figura 1

$C_{c2}$  y  $C_S$  son condensadores de desacople. Al evaluar las alternativas para doblar  $f_H$  un diseñador considera las opciones de cambiar  $R_{in}$  o  $R_o$ . Para lograr este cambio en  $f_H$ :

- ¿Qué cambio, por separado, debe hacerse en las resistencias?
- ¿Qué ganancia de tensión resulta en cada caso?
- ¿Qué diseño elegiría?

**Ejercicio 3.** (Examen 02/2000 de Electrónica II plan 91)

Este ejercicio compara el desempeño de un amplificador con y sin cascode y analiza en que casos esto representa una ventaja.

- Calcular la ganancia entre el punto A y el B en baja frecuencia del circuito de la Figura 3 a).
- Calcular la expresión analítica del primer polo de la respuesta en frecuencia del circuito de la Figura 3 a), sabiendo que para todos los transistores se cumple que:  $C_{CB} = 2.4pF$ ,  $f_T = 300MHz$ ,  $h_{fe} = 250$ . Determinar también su valor numérico.
- Comparar el resultado anterior con el que se obtendría para el circuito de la Figura 3 b) si todos los transistores son idénticos. Explicar cualitativamente el origen de la diferencia hallada.
- Como cambia la relación entre el primer polo de ambos circuitos si  $R_L$  se sustituye por  $Z_L$  de la figura 3 c).

Notas: En todos los circuitos analizados la polarización es tal que el valor de  $V_{out}$  es  $V_{CC}/2$  en continua. Suponer que  $r_{bb'} = 0$  y  $C_{CE} = 0$ .

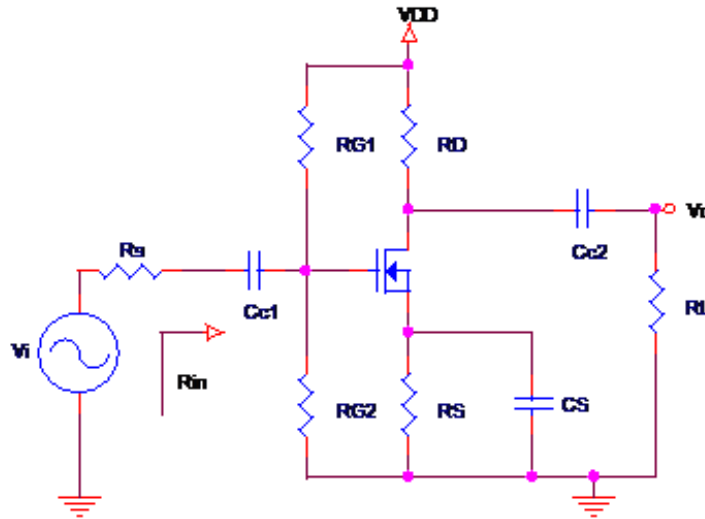


Figura 2

#### Ejercicio 4.

Hallar la frecuencia de caída de  $3dB$  superior de la transferencia  $V_o/V_i$  del circuito de la figura 4 utilizando el teorema de Miller, utilizando el método de las constantes de tiempo de circuito abierto, y operando directamente (Se obtendrá una expresión literal en función de las resistencias del circuito y los parámetros del transistor).

Datos:  $R_s // R_1 // R_2 = 1k\Omega$ ,  $R_1 = R_2$ ,  $I_c = 1mA$ ,  $R_L = 313\Omega$ ,  $C_E$  y  $C_S$  infinitos,  $V_{CC} = 15V$ , transistor BC337.

#### Ejercicio 5.

Considere el circuito del ejercicio Ejercicio 4 implementado con un transistor P2N2222A y los siguientes valores de resistencias:  $R_1 = 180k\Omega$ ,  $R_2 = 47k\Omega$ ,  $R_L = 1.2k\Omega$ ,  $R_E = 470\Omega$  y  $R_s = 10k\Omega$ . Calcular para dicho circuito la frecuencia de caída de  $3dB$ . Si ahora la fuente de señal posee una resistencia de entrada  $R_S = 50\Omega$  cual es la frecuencia de caída de  $3dB$ .

Simular con SPICE y comparar resultados.

#### Ejercicio 6. (7.53)

Para el circuito de la Figura 6 calcular  $g_m$ ,  $r_\pi$  de ambos transistores, la ganancia a frecuencias medias, y las frecuencias de caída de  $3dB$  inferior y superior. Los transistores se supondrán idénticos con  $\beta = 100$ ,  $C_\mu = 0.8pF$ ,  $f_T = 0.6GHz$ .

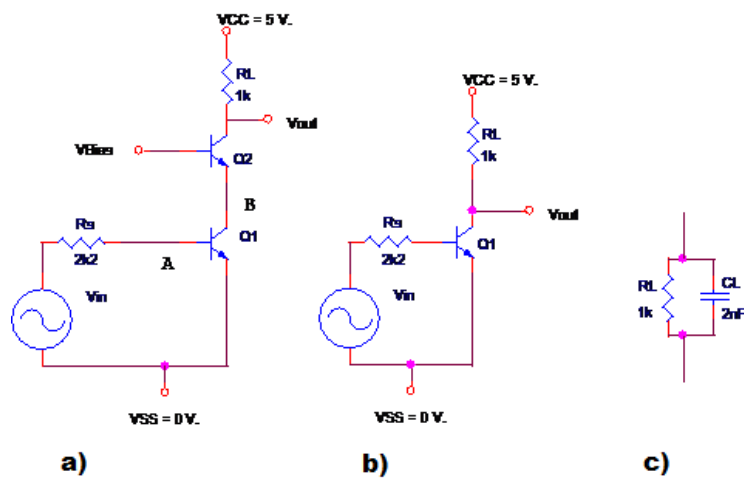


Figura 3

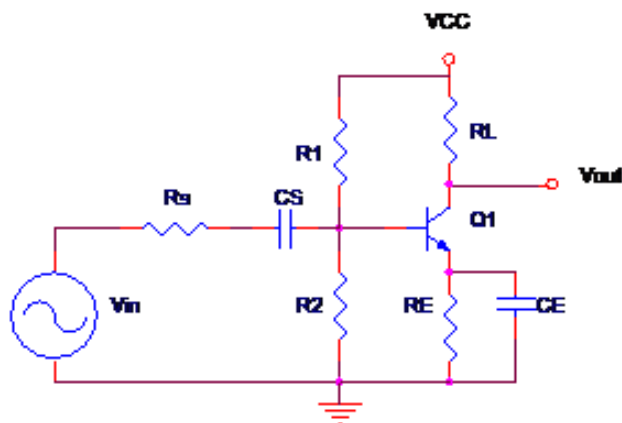


Figura 4

### Ejercicio 7.

- Hallar la ganancia a frecuencias medias y la frecuencia de caída de  $3dB$  superior del circuito de la Figura 7 a).
- Si se modifica el circuito según la Figura 7 b), ¿cuáles son los nuevos valores de ganancia y frecuencia de caída de  $3dB$ ? Comparar con los resultados de la parte anterior.

### Ejercicio 8. (Primer Parcial Electrónica 2, 10/2003)

- Para el circuito de la Figura 8 calcular la ganancia diferencial  $(V_{out1} - V_{out2})/V_{in}$  en la banda pasante y la frecuencia de caída de  $3dB$  si se cumple que:

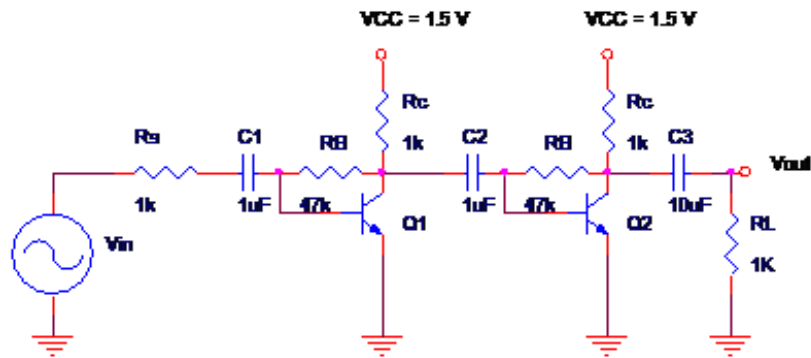


Figura 6

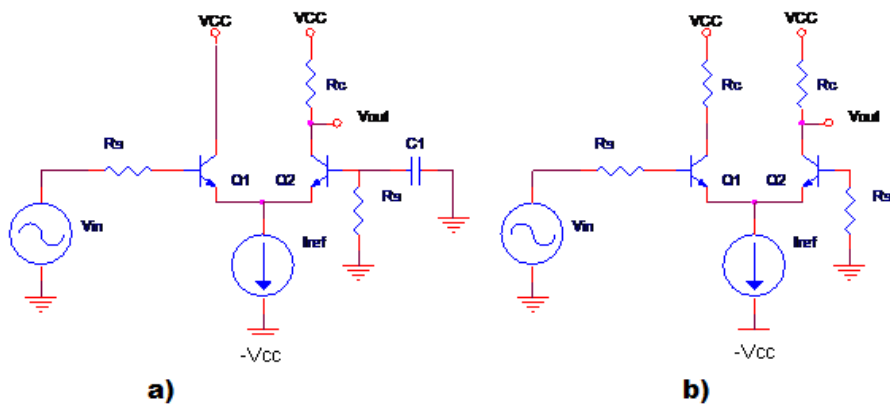


Figura 7

- Las fuentes de corriente  $I_0$  e  $I_1$  son ideales y de valores tales que todos los transistores operan en la zona de saturación.
- Las capacidades de overlap  $C_{gs0}$ ,  $C_{gd0}$  y las capacidades a sustrato  $C_{sb}$ ,  $C_{db}$  son despreciables.
- Los condensadores indicados como  $C$  se considerarán infinitos.
- El voltaje de Early de los transistores es infinito.
- $V_{in}$  es una fuente de señal diferencial ideal ( $R_s = 0$ ).
- Los transistores  $Q_{1..4}$  tienen todos largo de canal  $L_1$  y ancho  $W_1$ ; los transistores  $Q_5$  y  $Q_6$  son idénticos con largo de canal  $L_2$  y ancho  $W_2$ . La capacidad de óxido por unidad de área es  $C_{ox}$ .

(b) NOTA: Esta parte del problema se sugiere realizarla junto con el práctico de Realimentación. Si en paralelo con  $R_L$  se agrega una carga capacitiva  $C_L$ , que condición debe cumplir el valor de dicho condensador para que el margen de fase del circuito sea mayor a 65.5 manteniendo la frecuencia de caída de 3dB de la parte anterior.

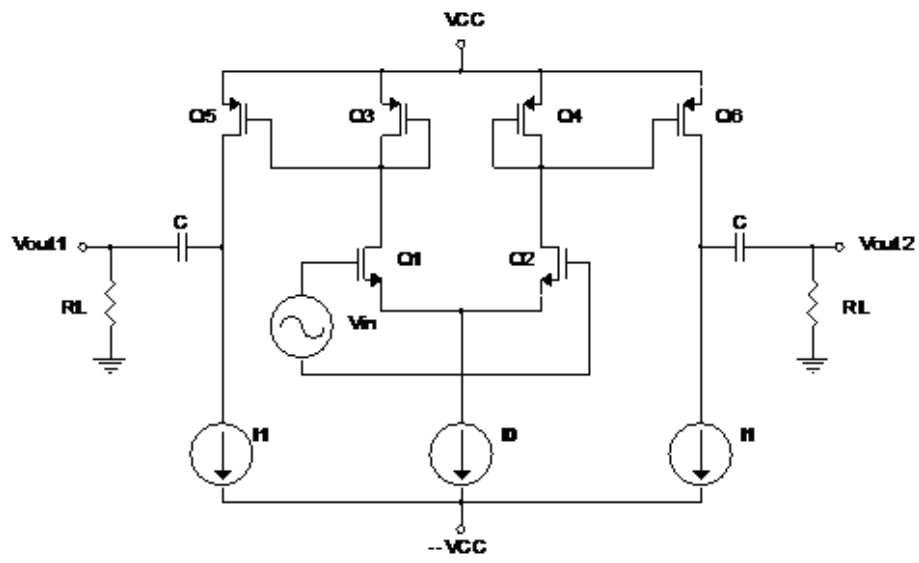


Figura 8