

	Semana	# Openfing Teórico	Teórico (Martes)	# Openfing Teórico	Teórico (Jueves)	# Openfing Práctico	Práctico (Martes)	Práctico (Miércoles)	Laboratorio	
1	05/ago	1	Presentación, Introducción	2	Representación de info digital. Sistemas de numeración. Aritmética binaria.					
2	12/ago	3	Magnitud y signo. Complemento a 2. Punto fijo.	4	Punto flotante. Códigos varios (BCD, Gray). Definición de código, distancia, paridad.	2	Sistemas de numeración	Sistemas de numeración		
3	19/ago	5	Código de Hamming. Conversión A/D. Sistemas combinatorios. Funciones lógicas	6	Funciones lógicas. Álgebra de Boole	2	Complemento a 2, punto fijo, flotante.	Complemento a 2, punto fijo, flotante.		FERIADO 25 de agosto cae domingo
4	26/ago	7	Simplificación de funciones lógicas. Mapas de Karnaugh	8	Mapas de Karnaugh de 5 y 6 variables. Implementación NAND-NAND. Azares.	3	Códigos de detección y corrección de errores. Código Hamming. Álgebra de Boole. Minimización de funciones lógicas.	Códigos de detección y corrección de errores. Código Hamming. Álgebra de Boole. Minimización de funciones lógicas.		
5	02/sep	9	Dispositivos MSI: Decodificadores, tri-state, comparadores, sumadores, ALU, ROM, PLDs	10	Introducción secuenciales. Tipos de FF: SR, D, JK, T. Reloj, sincronización	4	Mapas K	Mapas K	Cuestionario 1 (Lunes 28/8) Cuestionario 2 (Viernes 1/9)	
6	09/sep	11	FF Maestro Esclavo, Flanco. Tiempos: Setup, Hold. Entradas Asíncronas. Registros, Registros de Desplazamiento. Modo Reloj, Ejemplo de Análisis	12	Modo reloj. Diseño con FF-D y FF-JK	5	MSI, tiempos, retardos	MSI, tiempos, retardos		
7	16/sep		Minimización de estados.		Consultas	6	Flip Flops	Flip Flops	Práctica 1	
8	23/sep		Parciales		Parciales		Parciales	Parciales		Parciales 21/9 al 01/10 + 05/10
9	30/sep		Parciales	13	Repaso secuenciales					
10	07/oct	14	Minimización de estados en circuitos incompletamente especificados	15	Contadores. Lenguajes de especificación hardware.	7	Modo reloj.	Modo reloj.		
11	14/oct	16	Lenguajes de descrip. Hardware RTL: Definición del lenguaje. Bloques control y datos	17	RTL: ejemplo de diseño	8	Modo reloj.	Modo reloj.		FERIADO 12/10 cae sabado
12	21/oct	18	RTL, ampliación de instrucciones: buses, memoria RAM. Ejemplo de diseño, tiempos.	19	Circuitos secuenciales modo nivel.	9	RTL	RTL	Práctica 2	
13	28/oct	20	Eliminación de carreras. Azares	21	Modo nivel, diseño completo.	10	RTL	RTL		
14	04/nov	21	Repaso: diseño RTL	22	Repaso: diseño RTL	11	Diseño Modo nivel	Diseño Modo nivel		FERIADO 02/11 cae sabado
15	11/nov	23	Repaso: diseño modo reloj	24	Repaso: diseño modo nivel	12	Repaso RTL	Repaso RTL	Práctica 3	
16	18/nov	'—	Repaso	'—	Repaso	13	Repaso Modo nivel	Parciales		Parciales 22/11 al 03/12