

| Nº | Nombre | Eval (en %) | Eval (en pts anual) | Comentarios |
|----|---|-------------|---------------------|--|
| 1 | APPOLONI ALVAREZ, JUAN MANUEL | 0 | 0.0 | hace xnor de mask y bus de datos en la entrada del registro del puerto de salida |
| 2 | ARHANCET CARRIQUIRY, PEDRO | 100 | 1.0 | |
| 3 | ARMENDARIZ VOELKER, AGUSTINA | 0 | 0.0 | Se tranca, mask es un solo bit (OR formado con elementos de addr) + deco está mal (valores y niveles lógicos) + ENA de registro también está mal |
| 4 | BALDOMIR LAGUARDA, FERNANDO | 0 | 0.0 | hace xnor con bus de datos en vez de salida de registro |
| 5 | BATALLA ROHNER, SOFÍA | 100 | 1.0 | |
| 6 | BLENGIO FRANCINI, GERMÁN LUIS | 100 | 1.0 | |
| 7 | BOZZO DE LEON, SANTIAGO | 100 | 1.0 | |
| 8 | CAIAFA CAUTERUCCIO, MARCO | 100 | 1.0 | |
| 9 | CARDOZO PONCIOLO, DANIEL NICOLAS | 50 | 0.5 | mal dirin (0x90 en vez de 0x91) + mal dirout (0x94 en vez de 0x95). Interpreta entrada gate G2AN del deco con polaridad inversa |
| 10 | CASARETTO CARRION, ENZO | 100 | 1.0 | |
| 11 | CASO QUINELLI, JUAN MANUEL | 0 | 0.0 | deco está mal (no solo los valores también A[3] y A[4] intercambiadas) |
| 12 | CASTELLANOS ALVAREZ, SANTIAGO FLORENTIN | 100 | 1.0 | |
| 13 | CASTILLO MIRANDA, ROMINA MIKAELA | 100 | 1.0 | |
| 14 | CHAGAS BAS, VALENTINA | 0 | 0.0 | Se tranca, falta IORQ en deco |
| 15 | COCCO GARCIA, MARCO LEONARDO | 100 | 1.0 | |
| 16 | CORALLO RODRIGUEZ, LETICIA ALEJANDRA | 100 | 1.0 | |
| 17 | CORTAZZO ABELENDIA, NICOLAS GUILLERMO | 100 | 1.0 | |
| 18 | COSTA FERNANDEZ, JUAN MANUEL | 0 | 0.0 | |
| 19 | COURDÍN OLIVERA, ELÍAS DAMIÁN | 100 | 1.0 | |
| 20 | DE LOS SANTOS MONTESDEOCA, JOAQUIN | 50 | 0.5 | pone RD_n en ambos deco |
| 21 | DIANO SCARPA, AGUSTÍN | 100 | 1.0 | |
| 22 | DIRON CAMBEIRO, CAMILA | 100 | 1.0 | |
| 23 | DOMÍNGUEZ CABALLERO, MARÍA NATALIA | 100 | 1.0 | |
| 24 | DOMÍNGUEZ MELLO, PABLO | 100 | 1.0 | |
| 25 | DOMÍNGUEZ PAZ, GUILLERMO | 100 | 1.0 | |
| 26 | ECHART PEREYRA, MATIAS | 50 | 0.5 | mal dirin (0xD2 en vez de 0xC3) + mal dirout (0xC8 en vez de 0xD8) |
| 27 | ETCHEVERRY SANDOVAL, EMILIANO NAHUEL | 100 | 1.0 | |
| 28 | FALERO RINALDI, EMILIANO | 100 | 1.0 | |
| 29 | FEDELE LALIA, JOAQUIN | 100 | 1.0 | |

| Nº | Nombre | Eval (en %) | Eval (en pts anual) | Comentarios |
|----|-----------------------------------|-------------|---------------------|---|
| 30 | FERNANDEZ REYES, MARTINA | 100 | 1.0 | |
| 31 | FERRANDO BERGERET, SOFÍA | 100 | 1.0 | |
| 32 | GAÁL DE ASSIS, MARIA BELÉN | 100 | 1.0 | |
| 33 | GALLARDO POSE, NICOLAS DANIEL | 0 | 0.0 | No entrega .sof, entrega sistema sin modificar |
| 34 | GENTA ROVIRA, LUCIA ANTONELLA | 0 | 0.0 | mal dirin (0xC1 en vez de 0x96) + mal dirout (0xA1 en vez de 0x92) + el xnor que hace es de un bit entre la salida de un OR entre bits de direcciones y un ODSP obtenido del deco, y lo conecta a ENA del registro del puerto de salida |
| 35 | GEREDA BATISTA, ESTEBAN ALEXANDRO | 100 | 1.0 | |
| 36 | GOLOUBINTSEFF DÍAZ, MARÍA EUGENIA | 100 | 1.0 | |
| 37 | GOMEZ MATERA, FRANCISCO | 100 | 1.0 | |
| 38 | GONZÁLEZ EGÜEZ, BELÉN | 100 | 1.0 | |
| 39 | JARDIM BURUTARAN, GERONIMO | 50 | 0.5 | mal dirin (0xC3 en vez de 0xC4) |
| 40 | KLEMENCO CRESPO, NICOLAS | 50 | 0.5 | mal dirin (0xD5 en vez de 0xD4) |
| 41 | KOZIOLAS PINTO, CECILIA | 100 | 1.0 | |
| 42 | LEE PEREZ, AGUSTIN SOHAN | 100 | 1.0 | |
| 43 | LEITES MERLADETT, EZEQUIEL | 100 | 1.0 | |
| 44 | LOPEZ LANS, FELIPE | 100 | 1.0 | |
| 45 | LOPEZ RUDOLPH, TOMAS | 100 | 1.0 | |
| 46 | LORENZO MACEDO, LAUTARO MARIO | 100 | 1.0 | |
| 47 | LUCENO AYO, JAVIER | 0 | 0.0 | No entrega .sof, hardware incompleto y conexiones erróneas |
| 48 | MARTINEZ FERNANDEZ, FACUNDO JOSE | 0 | 0.0 | mal dirin (0xd6 en vez de 0xe8) + mal dirout (0x85 en vez de 0x95) |
| 49 | MENDLEWICZ POPLAVSKI, MARTÍN | 100 | 1.0 | |
| 50 | MICHELENA HERNANDEZ, JOAQUIN | 100 | 1.0 | |
| 51 | MIGNONE SANCHEZ, THEO MARTÍN | 0 | 0.0 | hace xnor de mask y bus de datos en la entrada del registro del puerto de salida - el puerto de entrada lee SW directo |
| 52 | MOALLI MONICO, ENZO | 100 | 1.0 | |
| 53 | MONTES DE OCA MAYO, WENDY | 0 | 0.0 | el puerto de entrada lee el xnor de mask con odsp_leds + mal mask (0x6F en vez de 0x90) + mal dirin (0x81 en vez de 0x89) + mal dirout (0x91 en vez de 0x99) |
| 54 | MORENO ALSINA, NICOLAS | 100 | 1.0 | |
| 55 | MORERE MOLINA, LEANDRO | 100 | 1.0 | |
| 56 | NOVO COMEGLIO, LUCAS | 100 | 1.0 | |

| Nº | Nombre | Eval (en %) | Eval (en pts anual) | Comentarios |
|-----------|----------------------------------|------------------------|------------------------------------|--|
| 57 | NUÑEZ RODRÍGUEZ, LUCÍA | 100 | 1.0 | |
| 58 | OLAGÜE PIPPO, AGUSTIN | 100 | 1.0 | |
| 59 | PELUFFO ACOSTA, JULIETA | 100 | 1.0 | |
| 60 | PEREZ BABIO, GUILLERMO DIEGO | 100 | 1.0 | |
| 61 | PINTOS PINTOS, MAURO LEONEL | 0 | 0.0 | hace xnor con bus de datos en vez de salida del registro |
| 62 | RAYA CAMPIOTTI, SEBASTIAN | 100 | 1.0 | |
| 63 | RODRIGUEZ LLANES, LUCIANO | 100 | 1.0 | |
| 64 | RODRIGUEZ MUÑOZ, SOFIA | 50 | 0.5 | mal dirin (A[0] dos veces - no está A[1]) |
| 65 | ROMERO CURBELO, NICOLE | 100 | 1.0 | |
| 66 | ROMERO VARELA, NICOLAS | 50 | 0.5 | falta inversor en entrada G activa en uno, y agrega un puerto de entrada para los SW en 0x80 |
| 67 | RUBINSTEIN SCHUTZ, LUCAS | 100 | 1.0 | |
| 68 | SANCHEZ FERRARO, PABLO SEBASTIAN | 0 | 0.0 | |
| 69 | SHAROIAN VARTAMIAN, JUAN MATEO | 100 | 1.0 | |
| 70 | SILVA ADDIEGO, MARIA SARA | 100 | 1.0 | |
| 71 | TESTORE CANAPA, FRANCO | 0 | 0.0 | entrega sistema.bdf sin cambios |
| 72 | TURQUI CLARK, MATEO | 100 | 1.0 | |
| 73 | VIEIRA RODRIGUEZ, MAURICIO | 100 | 1.0 | |