

	<b>Semana</b>	<b># Openfing Teórico</b>	<b>Teórico (Martes)</b>	<b># Openfing Teórico</b>	<b>Teórico (Jueves)</b>	<b># Openfing Práctico</b>	<b>Práctico (Miércoles)</b>	<b>Práctico (Viernes)</b>	<b>Laboratorio</b>	
1	31/jul	1	Presentación, Introducción	2	Representación de info digital. Sistemas de numeración. Aritmética binaria.					
2	07/ago	3	Magnitud y signo. Complemento a 2. Punto fijo.	4	Punto flotante. Códigos varios (BCD, Gray). Definición de código, distancia, paridad.	2	Sistemas de numeración	Sistemas de numeración		
3	14/ago	5	Código de Hamming. Conversión A/D. Sistemas combinatorios. Funciones lógicas	6	Funciones lógicas. Álgebra de Boole	2	Complemento a 2, punto fijo, flotante.	Complemento a 2, punto fijo, flotante.		
4	21/ago	7	Simplificación de funciones lógicas. Mapas de Karnaugh	8	Mapas de Karnaugh de 5 y 6 variables. Implementación NAND-NAND. Azares.	3	Códigos de detección y corrección de errores. Código Hamming. Álgebra de Boole. Minimización de funciones lógicas.	Feriado (recuperación a coordinar)		<b>FERIADO 25 de agosto cae viernes</b>
5	28/ago	9	Dispositivos MSI: Decodificadores, tri-state, comparadores, sumadores, ALU, ROM, PLDs	10	Introducción secuenciales. Tipos de FF: SR, D, JK, T. Reloj, sincronización	4	Mapas K	Mapas K	<b>Cuestionario 1 (Lunes 28/8)</b> <b>Cuestionario 2 (Viernes 1/9)</b>	
6	04/sep	11	FF Maestro Esclavo, Flanco. Tiempos: Setup, Hold. Entradas Asíncronas. Registros, Registros de Desplazamiento. Modo Reloj, Ejemplo de Análisis	12	Modo reloj. Diseño con FF-D y FF-JK	5	MSI, tiempos, retardos	MSI, tiempos, retardos		
7	11/sep		Consultas		Consultas	6	Flip Flops	Flip Flops	<b>Práctica 1</b>	
8	18/sep		<b>Parciales</b>		<b>Parciales</b>		<b>Parciales</b>	<b>Parciales</b>		<b>Parciales 16/9 al 27/10 + 30/9</b>
9	25/sep		<b>Parciales</b>	13	Minimización de estados.		<b>Parciales</b>			
10	02/oct	14	Minimización de estados en circuitos incompletamente especificados	15	Contadores. Lenguajes de especificación hardware.	7	Modo reloj.	Modo reloj.		
11	09/oct	16	Lenguajes de descrip. Hardware RTL: Definición del lenguaje. Bloques control y datos	17	RTL: ejemplo de diseño	8	Modo reloj.	Modo reloj.		<b>FERIADO 12/10 pasa a lunes 16/10</b>
12	16/oct	18	RTL, ampliación de instrucciones: buses, memoria RAM. Ejemplo de diseño, tiempos.	19	Circuitos secuenciales modo nivel.	9	RTL	RTL	<b>Práctica 2</b>	
13	23/oct	20	Eliminación de carreras. Azares	21	Modo nivel, diseño completo.	10	RTL	RTL		
14	30/oct	21	Repaso: diseño RTL	22	Feriado	11	Diseño Modo nivel	Diseño Modo nivel		<b>FERIADO 2/11 jueves</b>
15	06/nov	23	Repaso: diseño RTL	24	Repaso: diseño modo reloj	12	Repaso RTL	Repaso RTL	<b>Práctica 3</b>	
16	13/nov	'-	Repaso: diseño modo nivel	'—	Repaso	13	Repaso Modo nivel	Repaso Modo nivel		<b>Parciales 18/11 al 02/12</b>