

Examen de Electrónica de Potencia

15 de julio de 2023

Problema 1 (50 puntos)

Sea un rectificador de seis pulsos dos vías alimentado por una red trifásica de tensión U y potencia de cortocircuito S_k . Se asumirá que la carga es una corriente constante I_o tal que en condiciones nominales consume una potencia P_o . El control del rectificador dispara los tiristores con el mínimo ángulo (que será fijo) que garantiza que los tiristores son efectivamente disparados para cualquier condición de trabajo normal. Los tiristores deben tener al menos una tensión V_t entre bornes para que el disparo sea efectivo.

- a) Calcular el ángulo de disparo que impone el control del rectificador.
- b) Calcular la mínima corriente I_o que satisface la potencia P_o .

En terminado momento se rompe el circuito disparo de uno de los tiristores del grupo de conmutación superior del rectificador.

- c) Dibujar:
 - la tensión de los bornes de salida del rectificador respecto al neutro del sistema trifásico y
 - la diferencia de tensión entre el funcionamiento correcto y con falla de la tensión del borne positivo del rectificador.
- d) Calcular el valor medio de tensión que se pierde en la salida del rectificador en la condición de falla.

Para las partes c) y d) se desprejará la conmutación y se usará el valor nominal de U y la corriente I_o calculada en b).

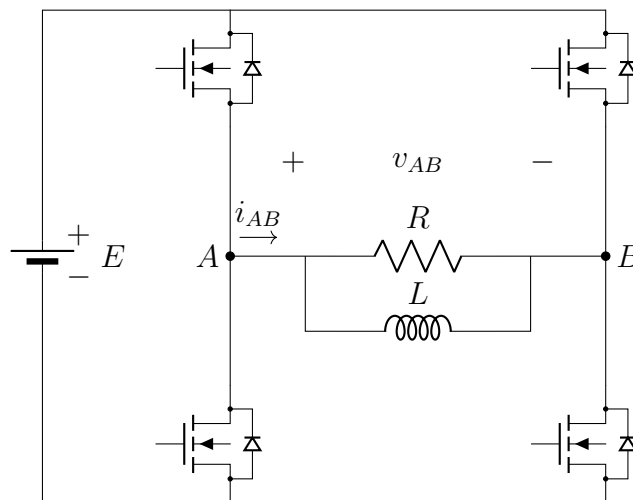
Datos: $U = 220 \text{ V} \pm 10\%$, $S_k = 140 \text{ kVA}$, $V_t = 50 \text{ V}$, $P_o = 13 \text{ kW}$.

Problema 2 (50 puntos)

El inversor de puente completo de la figura es comandado mediante desfase de ondas, donde el comando de la rama B está atrasado un tiempo t^* del de la rama A . El período de las ondas cuadradas de cada rama es $T = 20 \mu\text{s}$.

La fuente de alimentación es una batería de 150 V y la carga está constituida por el paralelo de una resistencia de 30Ω y una inductancia de $200 \mu\text{H}$.

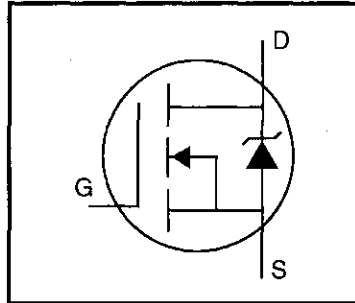
Las llaves son MOSFETs modelo IRFP460 cuya hoja de datos se adjunta.



- Determinar el desfase de las ondas de comando si se quiere que la tensión de salida no tenga tercer armónico.
- Dibujar las formas de onda de la tensión y de la corriente de salida, la corriente por la llave superior de la rama A y la de su diodo en antiparalelo.
- Calcular las pérdidas que experimentará esta llave si se tiene la precaución de mantener la temperatura de juntura menor al 90% de su temperatura máxima admisible.
- Calcular la resistencia térmica máxima que tendrá el disipador para lograr la condición mencionada en la parte anterior. Considerar que la máxima temperatura ambiente es de $40 \text{ }^\circ\text{C}$.

HEXFET® Power MOSFET

- Dynamic dv/dt Rating
- Repetitive Avalanche Rated
- Isolated Central Mounting Hole
- Fast Switching
- Ease of Paralleling
- Simple Drive Requirements



$$V_{DSS} = 500V$$

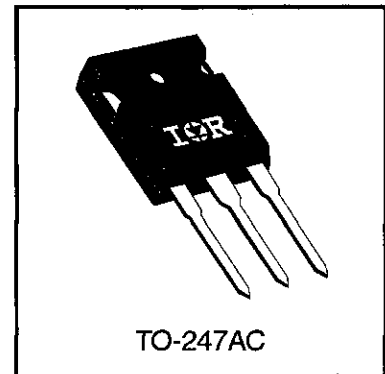
$$R_{DS(on)} = 0.27\Omega$$

$$I_D = 20A$$

Description

Third Generation HEXFETs from International Rectifier provide the designer with the best combination of fast switching, ruggedized device design, low on-resistance and cost-effectiveness.

The TO-247 package is preferred for commercial-industrial applications where higher power levels preclude the use of TO-220 devices. The TO-247 is similar but superior to the earlier TO-218 package because of its isolated mounting hole. It also provides greater creepage distance between pins to meet the requirements of most safety specifications.



DATA SHEETS

Absolute Maximum Ratings

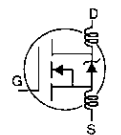
	Parameter	Max.	Units
$I_D @ T_C = 25^\circ C$	Continuous Drain Current, $V_{GS} @ 10 V$	20	A
$I_D @ T_C = 100^\circ C$	Continuous Drain Current, $V_{GS} @ 10 V$	13	
I_{DM}	Pulsed Drain Current ①	80	
$P_D @ T_C = 25^\circ C$	Power Dissipation	280	W
	Linear Derating Factor	2.2	W/°C
V_{GS}	Gate-to-Source Voltage	± 20	V
E_{AS}	Single Pulse Avalanche Energy ②	960	mJ
I_{AR}	Avalanche Current ①	20	A
E_{AR}	Repetitive Avalanche Energy ①	28	mJ
dv/dt	Peak Diode Recovery dv/dt ③	3.5	V/ns
T_J T_{STG}	Operating Junction and Storage Temperature Range	-55 to +150	°C
	Soldering Temperature, for 10 seconds	300 (1.6mm from case)	
	Mounting Torque, 6-32 or M3 screw	10 lbf•in (1.1 N•m)	

Thermal Resistance

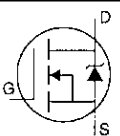
	Parameter	Min.	Typ.	Max.	Units
$R_{\theta JC}$	Junction-to-Case	—	—	0.45	°C/W
$R_{\theta CS}$	Case-to-Sink, Flat, Greased Surface	—	0.24	—	
$R_{\theta JA}$	Junction-to-Ambient	—	—	40	

Electrical Characteristics @ $T_J = 25^\circ\text{C}$ (unless otherwise specified)

	Parameter	Min.	Typ.	Max.	Units	Test Conditions
$V_{(BR)DSS}$	Drain-to-Source Breakdown Voltage	500	—	—	V	$V_{GS}=0V, I_D=250\mu A$
$\Delta V_{(BR)DSS}/\Delta T_J$	Breakdown Voltage Temp. Coefficient	—	0.63	—	V/ $^\circ\text{C}$	Reference to 25°C , $I_D=1\text{mA}$
$R_{DS(on)}$	Static Drain-to-Source On-Resistance	—	—	0.27	Ω	$V_{GS}=10V, I_D=12A$ ④
$V_{GS(th)}$	Gate Threshold Voltage	2.0	—	4.0	V	$V_{DS}=V_{GS}, I_D=250\mu A$
g_{fs}	Forward Transconductance	13	—	—	S	$V_{DS}=50V, I_D=12A$ ④
I_{DSS}	Drain-to-Source Leakage Current	—	—	25	μA	$V_{DS}=500V, V_{GS}=0V$
		—	—	250		$V_{DS}=400V, V_{GS}=0V, T_J=125^\circ\text{C}$
I_{GSS}	Gate-to-Source Forward Leakage	—	—	100	nA	$V_{GS}=20V$
	Gate-to-Source Reverse Leakage	—	—	-100		$V_{GS}=-20V$
Q_g	Total Gate Charge	—	—	210	nC	$I_D=20A$
Q_{gs}	Gate-to-Source Charge	—	—	29		$V_{DS}=400V$
Q_{gd}	Gate-to-Drain ("Miller") Charge	—	—	110		$V_{GS}=10V$ See Fig. 6 and 13 ④
$t_{d(on)}$	Turn-On Delay Time	—	18	—	ns	$V_{DD}=250V$
t_r	Rise Time	—	59	—		$I_D=20A$
$t_{d(off)}$	Turn-Off Delay Time	—	110	—		$R_G=4.3\Omega$
t_f	Fall Time	—	58	—		$R_D=13\Omega$ See Figure 10 ④
L_D	Internal Drain Inductance	—	5.0	—	nH	Between lead, 6 mm (0.25in.) from package and center of die contact
L_S	Internal Source Inductance	—	13	—		
C_{iss}	Input Capacitance	—	4200	—	pF	$V_{GS}=0V$
C_{oss}	Output Capacitance	—	870	—		$V_{DS}=25V$
C_{rss}	Reverse Transfer Capacitance	—	350	—		$f=1.0\text{MHz}$ See Figure 5



Source-Drain Ratings and Characteristics

	Parameter	Min.	Typ.	Max.	Units	Test Conditions
I_S	Continuous Source Current (Body Diode)	—	—	20	A	MOSFET symbol showing the integral reverse p-n junction diode. 
I_{SM}	Pulsed Source Current (Body Diode) ①	—	—	80		
V_{SD}	Diode Forward Voltage	—	—	1.8	V	$T_J=25^\circ\text{C}, I_S=20A, V_{GS}=0V$ ④
t_{rr}	Reverse Recovery Time	—	570	860	ns	$T_J=25^\circ\text{C}, I_F=20A$
Q_{rr}	Reverse Recovery Charge	—	5.7	8.6	μC	$di/dt=100A/\mu s$ ④
t_{on}	Forward Turn-On Time	Intrinsic turn-on time is negligible (turn-on is dominated by L_S+L_D)				

Notes:

- ① Repetitive rating; pulse width limited by max. junction temperature (See Figure 11)
- ② $V_{DD}=50V$, starting $T_J=25^\circ\text{C}$, $L=4.3\text{mH}$, $R_G=25\Omega$, $I_{AS}=20A$ (See Figure 12)
- ③ $I_{SD}\leq 20A$, $di/dt\leq 160A/\mu s$, $V_{DD}\leq V_{(BR)DSS}$, $T_J\leq 150^\circ\text{C}$
- ④ Pulse width $\leq 300\mu s$; duty cycle $\leq 2\%$.

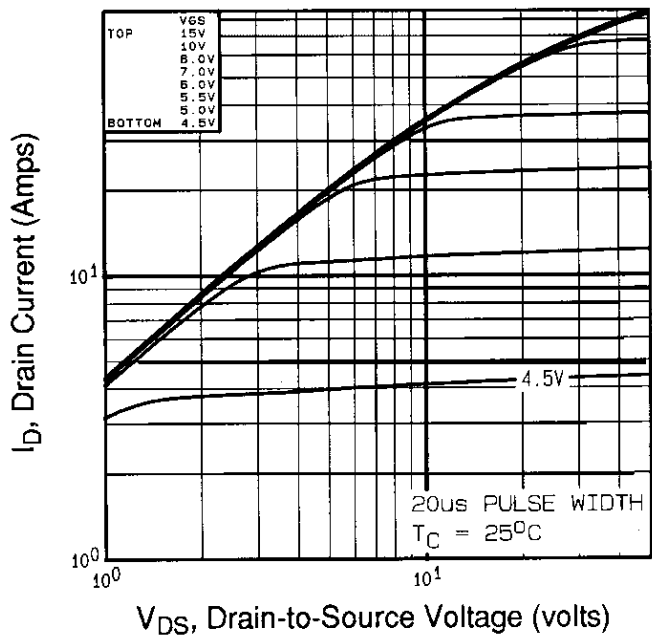


Fig 1. Typical Output Characteristics, $T_C=25^\circ\text{C}$

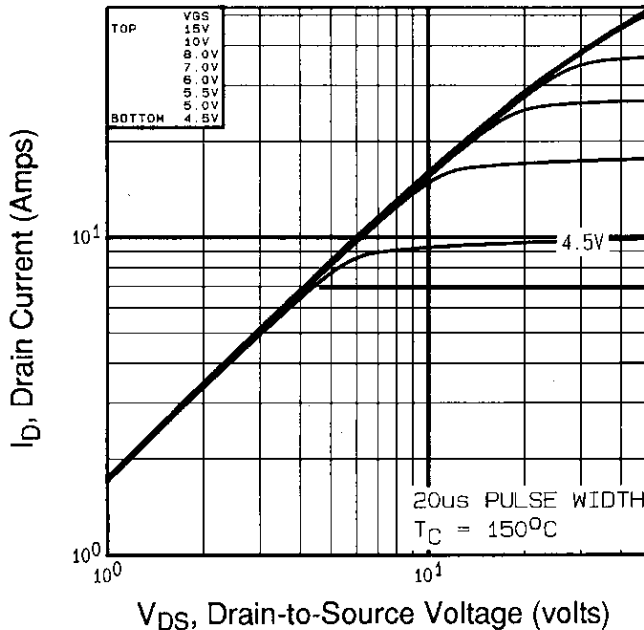


Fig 2. Typical Output Characteristics, $T_C=150^\circ\text{C}$

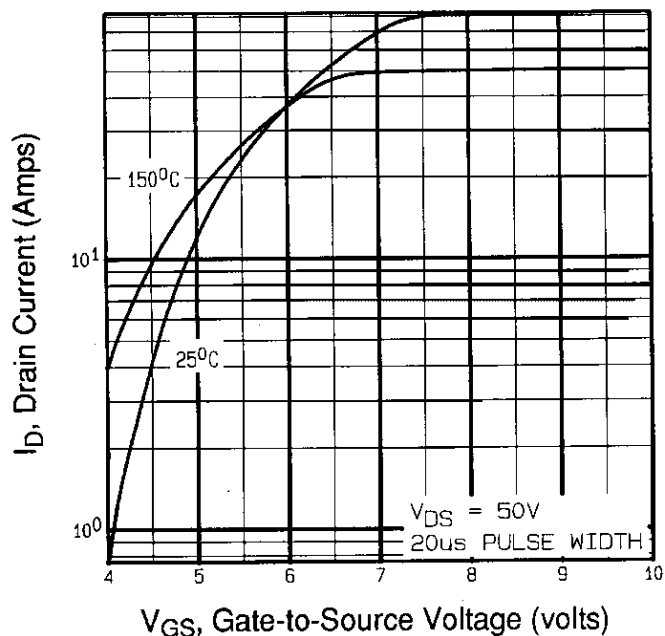


Fig 3. Typical Transfer Characteristics

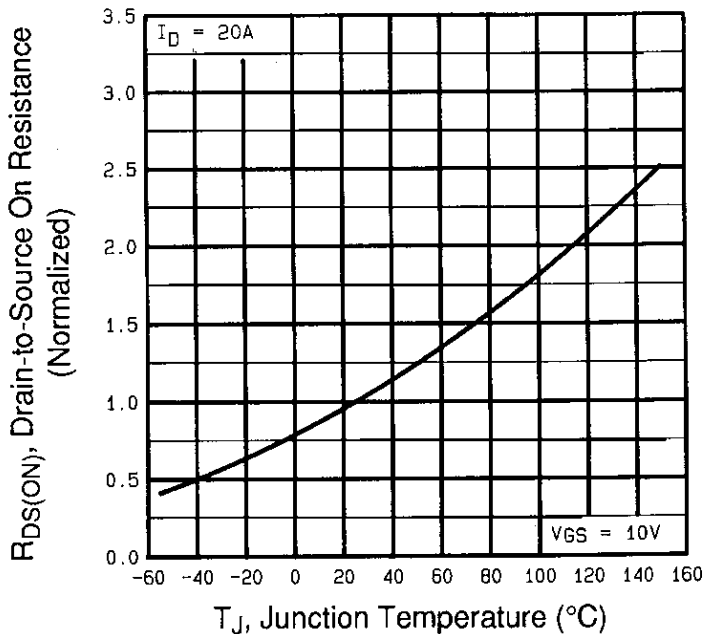


Fig 4. Normalized On-Resistance Vs. Temperature

DATA SHEETS