

Cronograma DL2 - 2023 - v2

	Lunes	Martes	Miércoles	Jueves	Viernes
	27	28	1	2	3
	R. Inicial		T1-Arquitectura		
	6	7	8	9	10
		T2-VHDL	T3-Proceso de diseño. Test bench		
		L1-Presentación	L1- Consultas		
Marzo	13	14	15	16	17
		L1-Defensa	T4-Modo Reloj		
		P1- IO Probe	L2-presentación		
			P2-modos reloj		
	20	21	22	23	24
		T5-Diseños complejos, RTL	L2-defensa	L2-defensa	
		L2- Consultas	L3-Presentación	L3-Presentación	
		P3-memorias, InSystem Memory			
	27	28	29	30	31
		T6-debugging	T7- Tiempos		
		L3-Consultas	deberes: cambiar algoritmo		
	3	4	5	6	7
	10	11	12	13	14
	L3-Defensa	L3-Defensa			
			P4- Tiempos		
	17	18	19	20	21
Abril		T8- Interfaces. Cores IP		P5-Wishbone	
		Deberes: mejorar registro WB		L4-Presentación	
				P6-Analizador Lógico	
				Deberes: sistema con 2 registros	
	24	25	26	27	28 parciales
		L4- Consultas		L4- Consultas	
				ENTREGA: deberes sistema 2 registros	
	1	2	3	4	5 parciales
			L4- Consultas		
	8	9	10	11	12
	L4-Defensa	L4-Defensa			Entrega de plan de trabajo
	Asignación de proyectos	Asignación de proyectos			
Mayo	15	16	17	18	19
	22	23	24	25	26
	29	30	31	1	2
	5	6	7	8	9
		Presentación de avance			
	12	13	14	15	16
Junio	19	20	21	22	23
	26	27	28	29	1 parciales
	3	4	5	6	7 parciales
	Demos				
	10	11	12	13	14 exámenes
Julio	17	18	19	20	21 exámenes
			Documentación		
	24	25	26	27	28 exámenes
			Defensas		

Análisis de carga horaria	
Créditos	8
Horas p/credito	120
Clases	14
Horas clases	28 2 c/u
Horas L1	3 fuera de clase
Horas L2	4 fuera de clase
Horas L3	4 fuera de clase
Horas L4	6 fuera de clase
Horas lab	17
Presentación avance	3
Total	48
Saldo para proyecto	72
Semanas p/proyecto	10
Horas por semana	7.2

2	
	Semana proyecto
1	
2	
3	
4	
5	
6	
7	
8	
9	
10	