

2/1A

4/13

Examen de Electrónica 2
20/02/2006



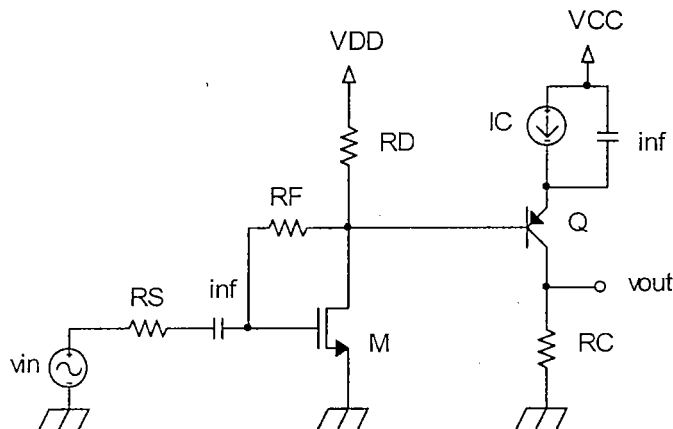
50709867

Resolver cada problema en hojas separadas.
Duración de la prueba: 3 horas 30 minutos.
La prueba es sin material.
Los puntajes de los problemas se indican sobre un total de 100 puntos.

Problema 1 (37 pts):

En el amplificador de la Figura determinar:

- a) Ganancia a frecuencias medias
- b) Frecuencia de corte superior



Datos:

$V_{CC}=V_{DD}=3V$ $I_C=0.1mA$
 $R_C=6.8k$ $R_D=6.8k$ $R_F=10M$ $R_S=1k$
 $M: V_T=1V$ $\delta=0$ $\mu_{Cox}(W/L)=10 mA/V^2$ $C_{gs}=C_{gd}=1pF$
 $Q: V_{EB}=0.7V$ $\beta=200$ $C_{\mu}=0.8pF$ $C_{je}=5pF$ $f_T@10mA=6GHz$

Problema 2 (37 ptos):

Dado el amplificador de la figura 1:

- a) ¿qué condición debe darse en el circuito para que los diodos D1 y D2 conduzcan? ¿Cuál es, entonces, la función de estos diodos?
- b) dar las corrientes de polarización de los transistores Q8, Q9, Q12, Q13, Q16, Q17;
- c) calcular la ganancia a bajas frecuencias;
- d) determinar el f_T

Datos:

$V_{DD}=V_{EE}=18V$

$V_{BE}=|V_{EB}|=V_{\gamma}=0.7V$

$V_{CEsat}=0.2V$

Tensión de Early= ∞ , excepto en el transistor Q13 donde $V_A=30V$

$\beta=100$ excepto en Q14 y Q20 donde $\beta=50$.

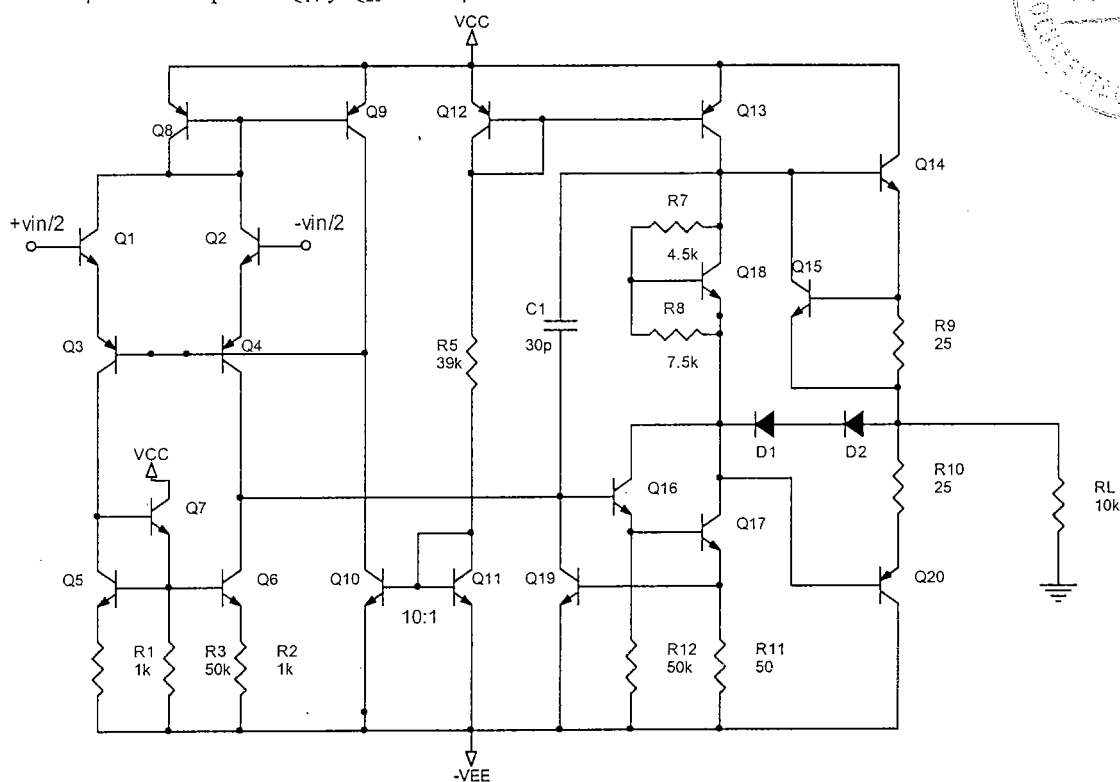


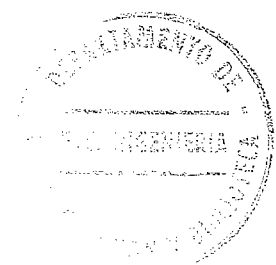
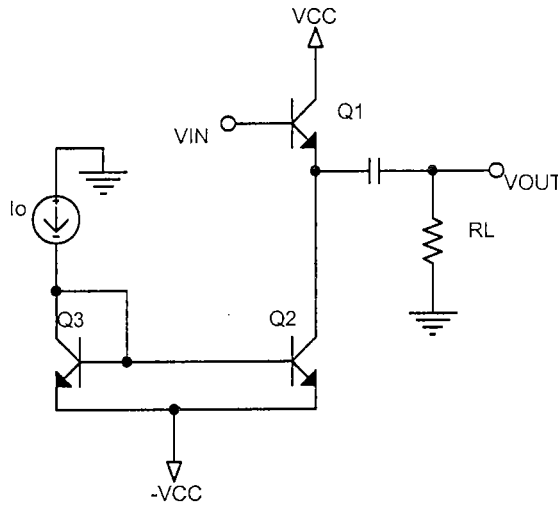
Fig.1

Pregunta (26 ptos):

- a) Para la etapa de potencia de la figura, determinar la máxima eficiencia que sería posible alcanzar para una señal de entrada sinusoidal, indicando bajo que condiciones se alcanzaría esta eficiencia máxima.
- b) En el caso particular en que $V_{CC} = 5V$, $I_o=1A$, $R_L = 4\Omega$, $V_{opico} = 2V$, V_{BE} para todos los transistores es $0.8V$ y el nivel de continua en V_{IN} es $0.8V$, determinar, la potencia entregada a la carga, el rendimiento y la potencia disipada por cada uno de los transistores Q1, Q2 y Q3.
- c) Se implementa el circuito con transistores TIP 41, de los que se adjuntan datos y se considerará que la tensión base-emisor es de $0.8V$. Se desea que el circuito opere con una temperatura ambiente máxima de $45^\circ C$ y se está en las condiciones de la parte b).
 - i) Indicar para cada transistor si se requiere utilizar un disipador, explicando claramente porqué si o porqué no y que datos de la hoja de datos utiliza para deducir esto.
 - ii) Para los transistores que se requiera utilizar un disipador, se desea utilizar el mismo para todos. Determinar que condición debe cumplir su resistencia térmica disipador –

ambiente si se monta de modo que la resistencia térmica disipador – carcasa del dispositivo (“case”) es 0.5°C/W.

NOTA: Se despreciará en todo el problema la potencia disipada debido a las corrientes de base de los transistores.



Complementary Silicon Plastic Power Transistors

... designed for use in general purpose amplifier and switching applications.

- Collector–Emitter Saturation Voltage — $V_{CE(sat)} = 1.5 \text{ Vdc (Max) @ } I_C = 6.0 \text{ Adc}$
- Collector–Emitter Sustaining Voltage — $V_{CEO(sus)} = 60 \text{ Vdc (Min) — TIP41A, TIP42A}$
 $= 80 \text{ Vdc (Min) — TIP41B, TIP42B}$
 $= 100 \text{ Vdc (Min) — TIP41C, TIP42C}$
- High Current Gain — Bandwidth Product
 $f_T = 3.0 \text{ MHz (Min) @ } I_C = 600 \text{ mAdc}$
- Compact TO–220 AB Package.

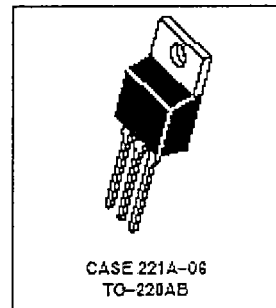
- NPN
- TIP41A**
- TIP41B***
- TIP41C***
- PNP
- TIP42A**
- TIP42B***
- TIP42C***

*Motorola Preferred Device

6 AMPERE
POWER TRANSISTORS
COMPLEMENTARY
SILICON
60–80–100 VOLTS
65 WATTS

*MAXIMUM RATINGS

Rating	Symbol	TIP41A TIP42A	TIP41B TIP42B	TIP41C TIP42C	Unit
Collector–Emitter Voltage	V_{CEO}	60	80	100	Vdc
Collector–Base Voltage	V_{CB}	60	80	100	Vdc
Emitter–Base Voltage	V_{EB}	5.0			Vdc
Collector Current — Continuous Peak	I_C		6 10		A _{dc}
Base Current	I_B		2.0		A _{dc}
Total Power Dissipation @ $T_C = 25^\circ\text{C}$ Derate above 25°C	P_D		65 0.52		Watts W/°C
Total Power Dissipation @ $T_A = 25^\circ\text{C}$ Derate above 25°C	P_D		2.0 0.016		Watts W/°C
Undamped Inductive Load Energy (1)	E		62.5		mJ
Operating and Storage Junction Temperature Range	T_J, T_{stg}		-65 to +150		°C



THERMAL CHARACTERISTICS

Characteristic	Symbol	Max	Unit
Thermal Resistance, Junction to Ambient	$R_{\theta JA}$	62.5	°C/W
Thermal Resistance, Junction to Case	$R_{\theta JC}$	1.92	°C/W

(1) $I_C = 2.5 \text{ A, L} = 20 \text{ mH, P.R.F.} = 10 \text{ Hz, } V_{CC} = 10 \text{ V, } R_{BE} = 100 \Omega$

Examen Electrónica 2

2012/06

Problema 1

a) Ganancia a frecuencias medias



DC:

$$I_{CQ} = I_C = 0.1 \text{ mA} \rightarrow \begin{cases} g_{mQ} = \frac{I_C}{V_T} = 3.8 \text{ mS} \\ r_{\pi} = 52 \text{ k}\Omega \end{cases}$$

$$I_{D1} = I_D = 0.5 \text{ k} \cdot (V_G - V_T)^2 \quad | \quad V_S = 0, \quad k = \mu C_{ox} \frac{W}{L}$$

$$I_D = \frac{V_{DD} - V_G}{R_D} \rightarrow V_G = V_{DD} - I_D R_D \quad | \quad (1)$$

$$\text{De (1) y (2): } 0.5 \text{ k} \cdot R_D^2 I_D^2 - (1 + k(V_{DD} - V_T) \cdot R_D) \cdot I_D + 0.5 \text{ k} \cdot (V_{DD} - V_T)^2 = 0$$

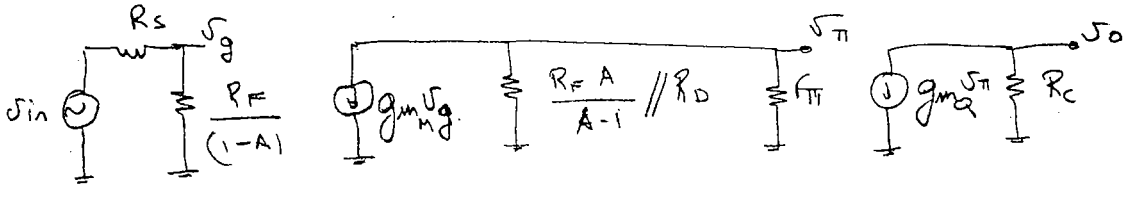
Hay 2 soluciones: $I_{D1} = 0.33 \text{ mA}$
 $I_{D2} = 0.26 \text{ mA}$

$V_G = V_D$ porque por R_F no circula corriente en dc \rightarrow necesariamente el transistor debe estar en saturación. $\rightarrow V_{GS} > V_T$

Para $I_{D1} \rightarrow V_{G1} = V_{DD} - I_{D1} R_D = 0.75 \text{ V} < V_T \quad \times$
 Para $I_{D2} \rightarrow V_{G2} = 1.2 \text{ V} > V_T \quad \checkmark \quad \leftarrow \quad \underline{I_D = 0.26 \text{ mA}}$

R. F. F. F.

A frecuencias medias:



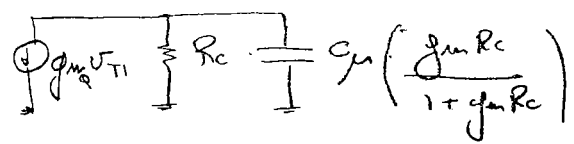
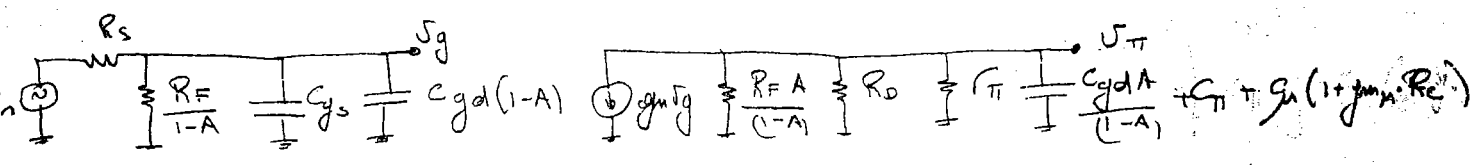
$$A = \frac{v_{\pi}}{v_g}$$

$v_{\pi} \approx g_{mM} \cdot (r_{\pi} \parallel R_F \parallel R_D) v_g \approx g_{mM} \cdot (r_{\pi} \parallel R_D) v_g \Rightarrow A = -13.$
Suprimo A >> 1

$$A_{Tot} = \frac{v_o}{v_g} = A \cdot \left(-g_{mQ} R_c \right) = \underline{\underline{338 \text{ V/V}}}$$

$v_o/v_{\pi} = 26$

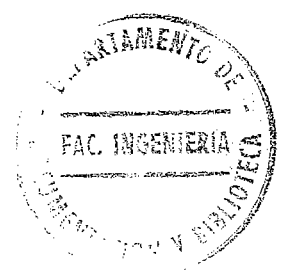
b) Frecuencia de corte superior: Aplico Millera a C_{gd} y C_{μ}



$$f_1 \approx \frac{1}{2\pi \cdot R_s \cdot (C_{gs} + C_{gd} \cdot \frac{(1-A)}{14})} = 10,6 \text{ MHz}$$

$$f_2 \approx \frac{1}{2\pi \cdot R_D \parallel r_{\pi} \cdot (C_{gd} + C_{\pi} + C_{\mu} \cdot (1 + g_m R_c))} = \underline{\underline{0,95 \text{ MHz} = f_{-3dB}}}$$

$$f_3 = \frac{1}{2\pi R_c C_{\mu}} = 29 \text{ MHz}$$



Cálculo de C_{π} :

613



$$f_{\pi @ 10\mu A} = \frac{g_{m @ 10\mu A}}{2\pi(C_{\pi} + C_{\mu})}$$

$$g_{m @ 10\mu A} = 0,38 \text{ S.}$$

$$2\pi(C_{\pi} + C_{\mu}) = \frac{g_{m @ 10\mu A}}{f_{\pi @ 10\mu A}} = 64 \times 10^{-12} \rightarrow C_{\pi @ 10\mu A} = \frac{64 \times 10^{-12}}{2\pi} - C_{\mu} = 9,4 \times 10^{-12}$$

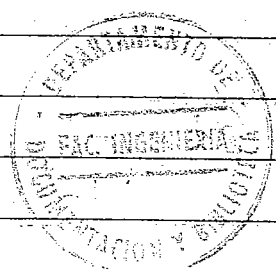
$$C_{\pi @ 10\mu A} = C_{je} + \alpha \frac{I_C}{10\mu A} \Rightarrow \alpha = 0,44 \times 10^{-9} \rightarrow C_{\pi @ 10\mu A} = C_{je} + \alpha \cdot 1\mu A = \underline{5,499}$$

R. Parelli

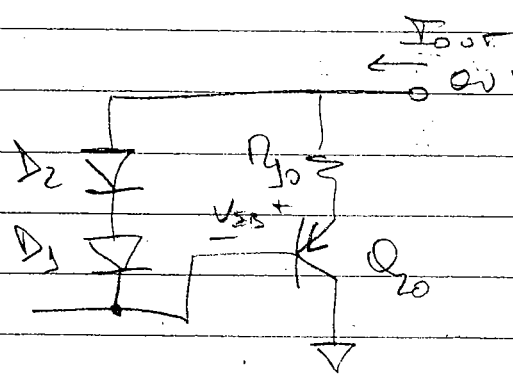
EXAMEN ELECTRONICA 2

20/02/2006

2



(a)



• Cuando I_{OUT} entra
 $\Rightarrow Q_{20}$ está ON
 • INICIALMENTE D_1 y D_2 están OFF

$\Rightarrow 2V_{\gamma} = R_{B20} I_{E20} + V_{BE20}$ D_1 y D_2 pasan a ON

$\Rightarrow \left| I_{E20} = \frac{V_{\gamma}}{R_{B20}} = 28 \text{ mA} \right|$ CONDICIÓN
 $V_{\gamma} = V_{BE}$

Tienen la función de proteger el amplificador contra cortocircuitos a la salida

Mientras D_1 y D_2 están OFF $I_{OUT} = I_{E20}$

Cuando $I_{E20} = V_{\gamma} / R_{B20} = 28 \text{ mA}$, comienza a circular el exceso de I_{OUT} por los diodos hacia Q_{16} y Q_{17} , hasta q' la tensión a borneo de R_{B15} es igual a V_{BE} . Ahí Q_{16} se enciende y toma corriente de la base de $Q_{16} \Rightarrow V_{B16} \downarrow \Rightarrow V_{E16} = V_{C17} \uparrow$

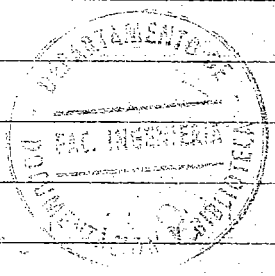
$\Rightarrow V_{B20} \uparrow \Rightarrow V_{OUT} \uparrow \Rightarrow I_{OUT} \downarrow$

(b) $I_{C12} = I_{C13} = 10 I_{CB}$; $I_{CB} = I_{C9} = I_{C8}$

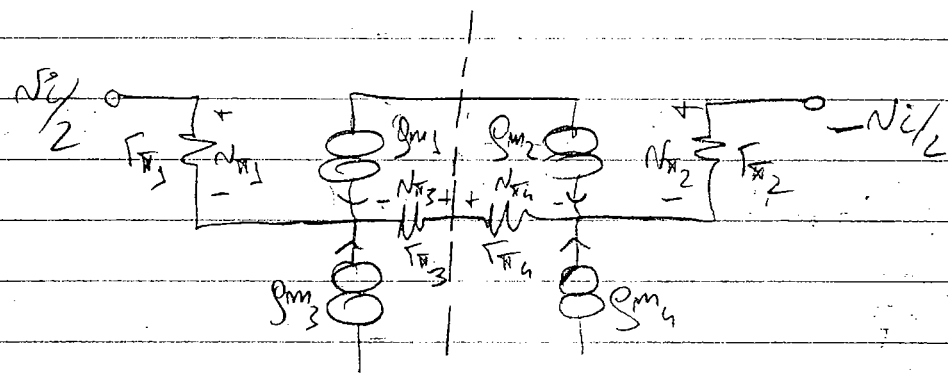
$I_{C12} = \frac{V_{CC} + V_{BE} - 2V_{BE}}{R_{S}} = 0,89 \text{ mA}$

$\Rightarrow \left| I_{CB} = 89 \mu\text{A} \right|$

Papirus



(c) etapa de entrada:



es simétrico ($I_{D1} = I_{D2} = I_{D3} = I_{D4}$) y con entrada diferencial $\Rightarrow v_{gs1} - v_{gs3} = v_i/2$

Además $v_{gs1} = v_{gs3} \Rightarrow g_{m1} = g_{m3}$

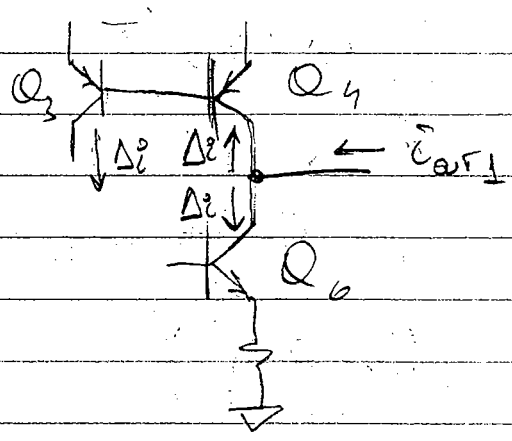
$$\Rightarrow v_{gs3} = -v_{gs1} (g_{m3} v_{gs1} + g_{m3} v_{gs3})$$

$$\Rightarrow \underbrace{(1 + g_{m3} r_{gs3})}_{\beta + 1} v_{gs3} = - \underbrace{g_{m3} r_{gs3}}_{\beta} v_{gs1}$$

$$\Rightarrow v_{gs3} = -v_{gs1} \Rightarrow v_{gs1} - v_{gs3} = -2v_{gs3} = v_i/2$$

$$\Rightarrow i_{c3} = g_{m3} v_{gs3} = -g_{m3} v_i/4$$

Q_5, Q_6 y Q_7 son un espejo



$$\Delta i_c = g_{m3} v_i/4$$

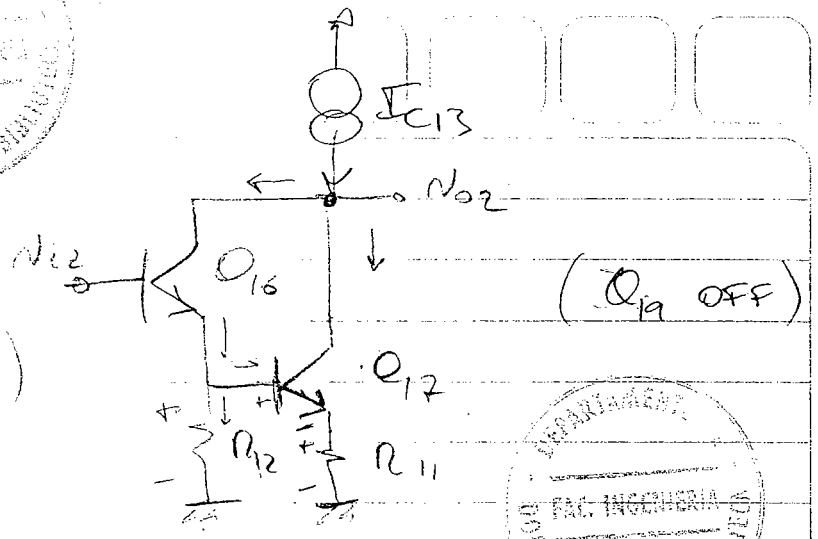
$$\Rightarrow i_{out1} = g_{m3} v_i/2 \Rightarrow G_{m1} = g_{m3}/2$$

$$r_o = \infty \Rightarrow R_{out1} = \infty$$

$$\Rightarrow G_{m1} = \frac{1}{2} \left(\frac{I_{c30}}{2V_T} \right) \Rightarrow G_{m1} = 9.86 \text{ mA/V}$$



2da etapa



$$R_{i2} = r_{\pi 16} + \beta (R_{B17} // R_{L2})$$

$$R_{B17} = r_{\pi 17} + \beta R_{E17}$$

$$I_{C16} + I_{C17} = I_{C13} \quad (\text{suponiendo } I_{B20})$$

$$\left[I_{C16} - \frac{I_{B17}}{\beta} \right] R_{L2} = V_{BE17} + I_{C17} R_{E17} \quad (\text{No sepeo } I_{B17})$$

$$I_{C13} R_{L2} = V_{BE17} + I_{C17} \left(R_{E17} + R_{L2} \frac{\beta + 1}{\beta} \right)$$

$$\Rightarrow I_{C17} = I_{C13} \frac{R_{L2}}{R_{E17} + R_{L2} \frac{\beta + 1}{\beta}} \approx \frac{V_{BE}}{R_{E17} + \left(\frac{\beta + 1}{\beta} \right) R_{L2}}$$

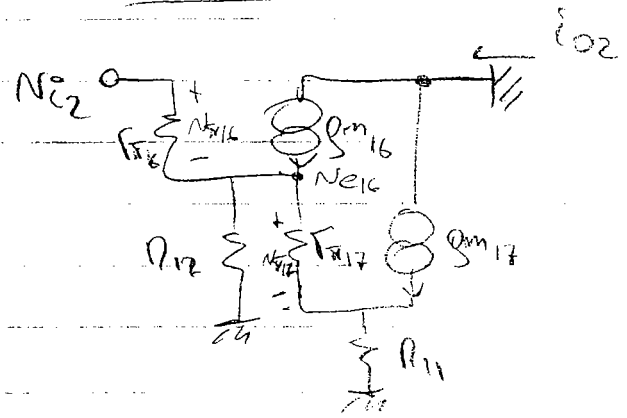
$$\Rightarrow I_{C17} = 0,866 \text{ mA}$$

$$\Rightarrow I_{C16} = 24 \mu\text{A} \quad \& \quad I_{B17} = 8,66 \mu\text{A} \quad \checkmark$$

$$r_{\pi 16} = 108 \text{ k}\Omega$$

$$r_{\pi 17} = 3 \text{ k}\Omega \Rightarrow R_{B17} = 8 \text{ k}\Omega$$

$$\Rightarrow R_{i2} = 798 \text{ k}\Omega$$



$$I_{O2} = g_{m16} N_{\pi 16} + g_{m17} N_{\pi 17}$$

$$N_{\pi 16} = \frac{r_{\pi 16}}{r_{\pi 16} + \beta (R_{B17} // R_{L2})} N_{i2}$$

$$N_{\pi 17} = \frac{r_{\pi 17}}{r_{\pi 17} + \beta R_{E17}} (N_{i2} - N_{\pi 16})$$

$$N_{i17} = \frac{r_{i17}}{r_{i17} + \beta R_{11}} \times \frac{\beta (R_{B17} // R_{i2})}{r_{i16} + \beta (R_{B17} // R_{i2})} N_{i2}$$

$$\rightarrow e_{out2} = \left[\frac{\beta}{r_{i16} + \beta (R_{B17} // R_{i2})} + \frac{\beta^2 (R_{B17} // R_{i2})}{(r_{i17} + \beta R_{11})(r_{i16} + \beta (R_{B17} // R_{i2}))} \right] N_{i2}$$

$$e_{out2} = \frac{\beta N_{i2}}{r_{i16} + \beta (R_{B17} // R_{i2})} \left[1 + \frac{\beta (R_{B17} // R_{i2})}{r_{i17} + \beta R_{11}} \right]$$

$$\rightarrow e_{out2} = \frac{\beta}{r_{i2}} \left[1 + \frac{\beta R_{i2}}{R_{B17} + R_{i2}} \right] N_{i2}$$

$$\frac{e_{out2}}{N_{i2}} = G_{M2} = 10,9 \text{ mA/V}$$

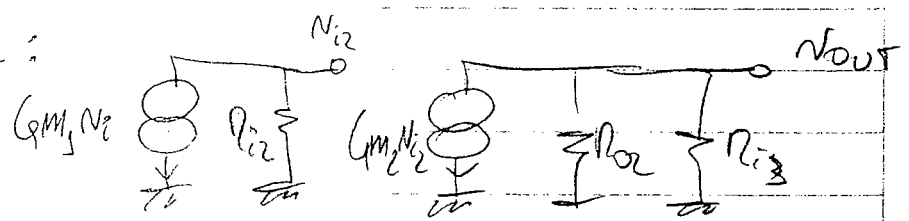
$$R_{o2} = r_{o3} = 33,7 \text{ k}\Omega \quad \left(\text{desprecia } R_{\mu} \text{ mult. de } V_{BE} \right)$$

3^{er} etapa (sup. Q_{20} on; con Q_{14} es idéntico)

$$R_{i3} = \beta_{20} (R_{10} + R_L) \approx \beta_{20} R_L = 500 \text{ k}\Omega$$

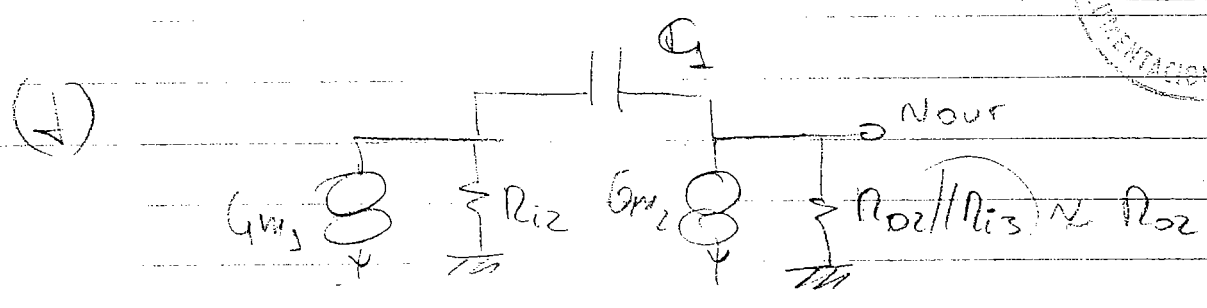
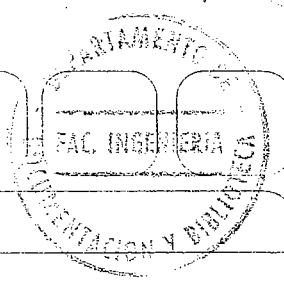
$A_3 \approx 1$ siempre q' $G_{M2} R_L \gg 1$ (seguido)
 (esta condición se cumple $\Leftrightarrow I_{C20} \geq \frac{10 \mu\text{V}}{R_L} = 2,16 \mu\text{A}$)

\Rightarrow Esquema total:
 (Baja Frec.)



$$\Rightarrow A_0 = G_{M1} R_{i2} G_{M2} (R_{o2} // R_{i3}) = 1250 \text{ V/V} = 108 \text{ dB}$$





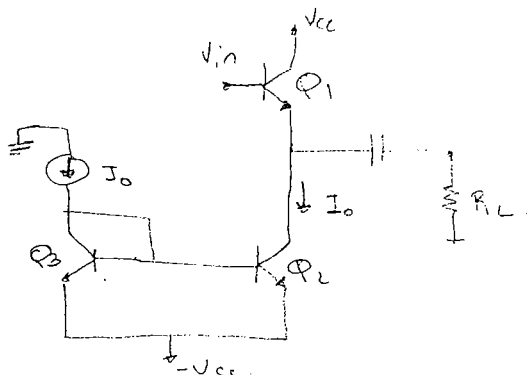
$$W_T = A_0 W_{3dB}$$

$$(x' \text{ Miller}) W_{3dB} = \frac{1}{R_{12} C_1 G_{m2} R_{02}} \quad (G_{m2} R_{02} \gg 1)$$

$$\rightarrow W_T = \frac{G_{m1} R_{12} G_{m2} R_{02}}{R_{12} C_1 G_{m2} R_{02}} = \frac{G_{m1}}{C_1}$$

$$\rightarrow \underline{f_T = 4,54 \text{ MHz}}$$

Pregunta



$$a) \quad \eta = \frac{P_L}{P_S}$$

$$P_L = \frac{\hat{V}_o^2}{2R_L}$$

$$P_{S+} = V_{cc} \cdot I_o$$

$$P_{S-} = 2V_{cc} I_o$$

$$\eta = \frac{\hat{V}_o^2}{6 \cdot V_{cc} I_o R_L} = \frac{1}{6} \cdot \frac{\hat{V}_o}{V_{cc}} \cdot \frac{\hat{V}_o}{R_L I_o}$$

La eficiencia máxima se alcanza cuando $\hat{V}_o = V_{cc}$ y $R_L = \frac{V_{cc}}{I_o} = \frac{\hat{V}_o}{I_o}$

En este caso $\eta = 1/6$

b)

$$V_{cc} = 5V$$

$$I_o = 1A$$

$$R_L = 4\Omega$$

$$\hat{V}_o = 2V$$

$$V_{BE} = 0.8$$

$$P_L = \frac{\hat{V}_o^2}{2 \cdot R_L} = 0.5W$$

$$\eta = \frac{1}{6} \cdot \frac{2}{5} \cdot \frac{2}{4 \cdot 1} = 0,033 \rightarrow 3,3\%$$

$$P_D = P_{S+} + P_{S-} - P_L = 3 \cdot V_{cc} \cdot I_o - P_L = 14.5W$$

$$P_{DQ3} = V_{BE} \cdot I_o = 0.8W$$

$$P_{DQ2} = V_{cc} \cdot I_o = 5W$$

$$P_D^{rema Q1} = P_{S+} + P_{S-} - P_L = 9.5W$$

$$P_D^{rema Q1} = P_{DQ1} + P_{DQ2}$$

$$\underline{P_{DQ1} = 4.5W}$$



c)

$$T_{amb} = 45^{\circ}\text{C}$$

$$a) T_{amb} + R_{\theta JA} \cdot P_D = T_J$$

$$Q_3: 45^{\circ}\text{C} + 62,5^{\circ}\text{C}/\text{W} \cdot 3\text{W} = 95^{\circ}\text{C} < T_J^{max} = 150^{\circ}\text{C}$$

↳ No es necesario

$$Q_1, Q_2: 45^{\circ}\text{C} + 62,5^{\circ}\text{C}/\text{W} \cdot 5\text{W} = 358^{\circ}\text{C} > T_J^{max}$$

↳ Es necesario

De la hoja de datos se utilizan los sig. datos: $R_{\theta JA}$, T_J

b)

$$T_{amb} + (R_{\theta JC} + R_{\theta CB} + R_{\theta JA}) \cdot P_D < T_J^{max}$$

- Tomo el transistor p1
está más limitado: Q_2

$$R_{\theta JA} < \frac{(T_J^{max} - T_{amb})}{P_D} - R_{\theta JC} - R_{\theta CB} = \underline{18,6^{\circ}\text{C}/\text{W}}$$

R. Trullis