

Ejercicios decodificación puertos

- Dado un sistema con 32KB ROM + 32 KB RAM
 - Agregarle 4 puertos de salida mapeados en memoria usando el rango de direcciones ocupadas por la ROM (que no se usa para escritura)
 - Agregar un puerto de salida y uno de entrada que sea accedido en vez del primer lugar de la RAM. Modificar en lo que sea necesario la decodificación de RAM.
- Armar un dispositivo con 4 puertos de entrada y 4 puertos de salida, con la siguiente interfaz
 - Hacia el procesador: bus de datos, A[1..0], /CS, /WR, /RD (similar a una pequeña RAM)
 - Hacia afuera: salidas POUT3 a POUT0, y entradas PIN3 a PIN0
- Diseñar 4 puertos de salida que puedan ser escritos en “broadcast”
 - Que se escriba individualmente en direcciones 0x80, 0x81, 0x82 y 0x83.
 - Que se escriba en todos a la vez con el mismo valor en la dirección 0x84