

PROPUESTA MODULO DE TALLER/EXTENSION
(para aprobación por la Comisión de Carrera de Ingeniería Eléctrica)

| | |
|-----------------------------------|---|
| Tipo | <i>Módulo de Taller</i> |
| Nombre Actividad Específica | <i>Risc-v para Introducción a los Microprocesadores</i> |
| Carga horaria total | <i>Entre 45 y 90 horas dependiendo de la disposición del estudiante.</i> |
| Créditos | <i>entre 3 y 6 créditos</i> |
| Docente/s Responsable/s | <i>Julio Pérez Acle, Juan Pedro Maestrone</i> |
| Institución | <i>Grupo Electrónica Aplicada, Departamento de Electrónica</i> |
| Objetivo | <i>Adquirir conocimientos sobre la arquitectura RISC-V de procesadores y participar en la formulación de propuestas didácticas. Enriquecer el proceso de reformulación del curso Introducción a los microprocesadores con la participación de estudiantes que hayan participado del curso recientemente.</i> |
| Descripción | <i>Se está trabajando para migrar el curso Introducción a los Microprocesadores a un nuevo procesador. En el marco de esas actividades buscamos estudiantes de ingeniería eléctrica e ingeniería en sistemas de comunicación que hayan aprobado Introducción a los Microprocesadores para colaborar en el desarrollo de herramientas y material para el curso y en la validación de las prácticas de laboratorio.</i> |
| Tareas y cronograma | <p><i>En este módulo taller se cubrirán los siguientes aspectos:</i></p> <ul style="list-style-type: none"> <i>- Adquirir los conocimientos básicos de la arquitectura RISC-V de procesadores y sus lenguajes de programación. Familiarizarse con las herramientas de desarrollo y la implementación elegida del procesador.</i> <i>- Resolver las prácticas de laboratorio, tutoriales y demos. Colaborar proponiendo mejoras y correcciones en la formulación de los mismos.</i> <i>- Colaborar en el diseño y la prueba del hardware a utilizar para prácticas y demos. Es deseable que los estudiantes que realicen estas actividades hayan cursado Diseño Lógico 2.</i> <i>- Colaborar en la selección, documentación y puesta a punto de las herramientas de desarrollo (compiladores, debugger, simulador).</i> <p><i>El estudiante deberá cubrir el primer ítem y al menos uno de los siguientes.</i></p> |
| Cantidad de estudiantes por grupo | <i>A definir.</i> |
| Fecha inicio | <i>Flexible. Primera reunión una semana después de comenzada la difusión.</i> |
| Duración/Plazo | <i>Plazo de finalización: comienzo del 1er semestre 2025. Algunas actividades podrán extenderse un poco pero no más allá de 6 meses a</i> |

| | |
|--------------------------|---|
| | <i>partir de la difusión del llamado.</i> |
| Conocimientos requeridos | <i>Introducción a los microprocesadores aprobada o formación equivalente.</i> |
| Cupo de estudiantes | <i>No</i> |
| Forma de Selección | <i>No</i> |
| Criterio de Selección | <i>No</i> |
| Método de Evaluación | <i>Realización de ejercicios y laboratorios, preparación de material.</i> |

Firma docente responsable

Aprobado por la Comisión Carrera de Ingeniería Eléctrica en fecha:

ATENCIÓN: Estas actividades tienen un máximo permitido, y su inclusión en el perfil es algo que se debe acordar con la persona responsable del perfil.

Director de Carrera de IE