



# Curso: DISEÑO LÓGICO 2018

Instituto de Ingeniería Eléctrica - Facultad de Ingeniería - UdelaR

# 0.- Presentación

Diseño Lógico 2018

# Docentes del curso

**Coordinación:**

Francisco Veirano

**Teórico:**

Fiorella Haim,  
Francisco Veirano.  
Javier Rodríguez

**Práctico:**

Lyl Cigancay  
Andrés Touya  
Franco La Paz  
Federico Favaro

**Consultas:**

Franco La Paz  
Federico Favaro

**Laboratorio:**

.....

..... etc

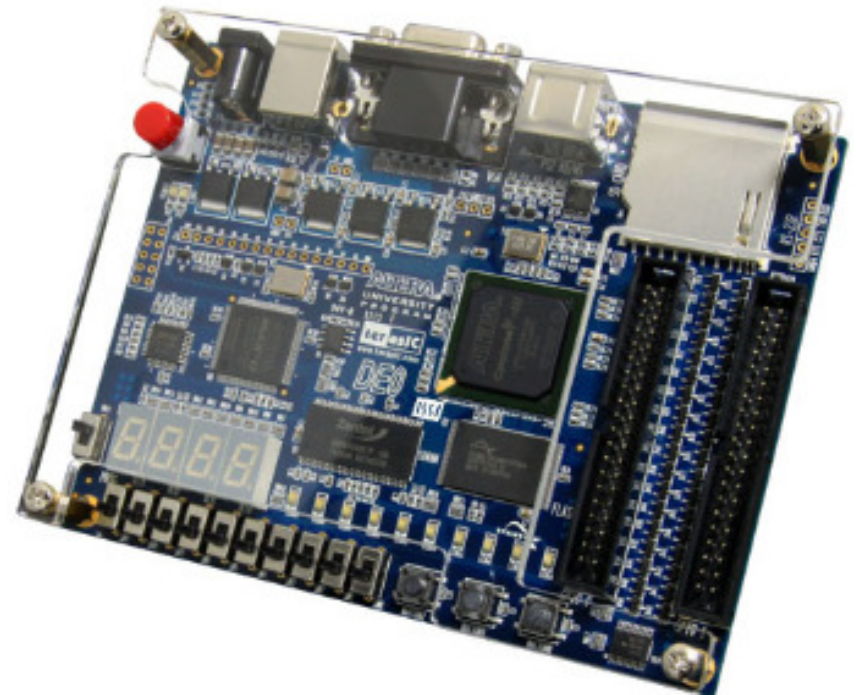
# Horarios y salones

- Teórico (comienzo martes 31/07/2018):
  - martes y jueves de 8:30 a 10:00, salón Actos - 1er piso
- Práctico (comienzo viernes 03/08/2018):
  - Grupo 1, Miércoles 8:00 a 10:00, salón A12 Aulario
  - Grupo 2, Viernes 8:00 a 10:00, salón 101 (1er piso IIE)
- Laboratorio: (a definir. Ver EVA)
- Consultas: (comienzo a definir. Ver EVA)
  - Lugar da confirmar
  - NO ES CLASE DE PRACTICO (considerado “horas en casa”).



# Laboratorio

- Grupos de 3 estudiantes YA!!!!
  - Inscripción en la página (a definir)
  - Elegir horario de evaluación
  - 1 Placa DE0 por grupo
    - EL QUE ROMPE PAGA!!!!!!!!!!!!
- 3 prácticas:
  - Se trabaja en casa.
- Responsable:
  - Franco La Paz
- Fechas tentativas:



	pts	Letra	Entrega	Defensa
<b>Práctica 1</b>	8	27-ago	10-set	semana 10/set
<b>Práctica 2</b>	8	01-oct	15-oct	semana 15/oct
<b>Práctica 3</b>	9	22-oct	05-nov	semana 05/nov

# Método de aprobación

- Existen 2 instancias de evaluación:
  - Laboratorios: 25 puntos
  - Evaluación escrita final: 75 puntos
- **Exoneración del curso.** Para exonerar la asignatura se debe:
  - aprobar el laboratorio: asistir a todas las prácticas y obtener un mínimo de 15 puntos
  - Obtener 65 puntos o más entre las evaluaciones de las prácticas y la evaluación escrita final.
- **Ganar el curso (derecho a dar examen).** Esto implica:
  - aprobar el laboratorio: asistir a todas las prácticas y obtener un mínimo de 15 puntos
  - obtener un puntaje entre 25 y 64 puntos entre las evaluaciones de las prácticas y la evaluación escrita final.
- **Reprobar el curso (hay que recurrar).** Esto implica:
  - reprobar el laboratorio (por faltas o no llegar al mínimo de 15 puntos) y/o
  - no alcanzar 25 puntos del total entre las evaluaciones de las prácticas y la evaluación escrita final.

# Página EVA, foros, ...

- Página del curso:
  - <https://eva.fing.edu.uy/course/view.php?id=508>
- Programa del curso.
- Foros de la pagina:
  - Notificaciones (solo docentes publican)
  - Laboratorio
  - Dudas
- Clases en Openfing (Teórico y practico)

# Temario

1. Introducción
2. Representación de la información en forma digital
3. Sistemas Combinatorios
4. Sistemas secuenciales
  - a. Almacenamiento de la información
  - b. Síntesis clásica:
    - Modo Reloj
    - Modo Nivel.
  - c. Lenguaje de descripción de hardware



# Bibliografía

- ❑ “Introducción al Diseño Lógico Digital”, J.P. Hayes.
  - Temas 1, 2, 3, 4a y 4b
- ❑ “Diseño Digital, Principios y Prácticas”, J. F. Wakerly.
  - Temas: 2, 3, 4a y 4b
- ❑ “Teoría de Conmutación y Diseño Lógico” F. J. Hill y G. R. Peterson
  - Temas 3, 4a y 4b
- ❑ “Digital Logic and Microprocessors” F. J. Hill y G. R. Peterson
  - Temas 4c (cap 9 y 10)
- ❑ “”Estudio de tiempos de Flip Flops”, Fiorella Haim
  - En Pagina del curso, sección *Materiales*