

Nombre de la Asignatura	Taller de Arquitectura de Computadoras
Créditos	3 Créditos
Objetivo de la Asignatura	<p>Objetivos generales</p> <ul style="list-style-type: none"> • Presentar algunos aspectos teóricos y prácticos avanzados de la arquitectura de sistemas y computadoras. <p>Objetivos Particulares:</p> <ul style="list-style-type: none"> • Que el estudiante conozca y experimente con implementaciones concretas de microprocesadores que sigan el paradigma CISC y/o RISC. • Que el estudiante maneje el concepto de rendimiento de un sistema basado en microprocesador y que factores inciden en el mismo, así como las características y limitaciones de las distintas formas de medirlo (<i>benchmarking</i>).
Metodología de enseñanza	La asignatura es dictada a través de 2 horas teórico-prácticas semanales. También implica trabajos de laboratorio equivalentes a 1 hora semanal adicional.
Temario	<ul style="list-style-type: none"> • Experimentación con arquitecturas CISC/RISC. • Rendimiento en sistemas basados en microprocesadores. • Paralelismo nivel de instrucción y paralelismo a nivel de máquina. • Aspectos avanzados de la jerarquía de memoria, Entrada/Salida avanzada y sistemas de almacenamiento.
Bibliografía	Computer Architecture: A Quantitative Approach, 4th Edition. John L. Hennessy, David A. Patterson. Morgan Kaufmann 2006. ISBN-10: 9780123704900 ISBN-13: 978-0123704900
Conocimientos previos recomendados	La asignatura requiere de conocimientos básicos de arquitectura de computadoras, sistemas operativos y redes, y sólidos conocimientos de lógica y programación. Se requiere que el estudiante posea conocimientos previos de física y matemática que le permitan entender y elaborar modelos de la realidad.

Anexo:

Modalidad del curso y procedimiento de evaluación	Los estudiantes aprobarán el curso mediante un trabajo de laboratorio y/o monografía de carácter eliminatorio, y una prueba escrita final.
Cronograma tentativo	<ul style="list-style-type: none">• Unidad de control, control cableado y microprogramado (3hs).• Pipeline. Hazards. Predicción de saltos (3hs).• Arquitecturas CISC/RISC. Ejemplos (8hs).• Jerarquía de memoria (3hs).• Superescalares (3hs)• Laboratorios (25hs).
Materia	Ingeniería en Computación: Arquitectura, Sistemas Operativos y Redes de Computadores.
Previaturas	Ingeniería en Computación: las previas son: <ul style="list-style-type: none">- Arquitecturas de Computadores 1 (examen-curso) o Arquitecturas de Computadoras (examen-curso)- Sistemas Operativos (curso-curso).
Cupo	No tiene.

Esta asignatura no adhiere a resolución del consejo sobre condición de libre