

Semana	Día 1 (lunes)	Día 2 (jueves)
10/03/2024	T1-Arquitectura	T2-VHDL
		L1-Presentación
		Organización de archivos
17/03/2024	T3-Proceso de diseño.	L1-Defensa
	L1- Consultas	
	P0-GIT	P1- IO Probe
24/03/2024	T4-Modo Reloj	T5-debugging. Test bench
	L2-presentación	L2- Consultas
	P2-modo reloj	
31/03/2024	L2-defensa	L3-Presentación
		P3-memorias, InSystem Memory
07/04/2024	T6-Diseños complejos, RTL	L3-Defensa
	L3-Consultas	deberes: cambiar algoritmo
14/04/2024	Turismo	
21/04/2024	T7- Tiempos	T8- Interfaces. Cores IP
	P4- Tiempos	Deberes: modificar WB_REG
28/04/2024	1er. Parcial	
05/05/2024	1er. Parcial	
12/05/2024	P6-Analizador Lógico	
	P5-Wishbone	
	L4-Presentación	L4- Consultas
19/05/2024	L4- Consultas	L4-Defensa
	Asignación de proyectos	
26/05/2024		
02/06/2024		
09/06/2024		
16/06/2024	Hito intermedio	
23/06/2024		
30/06/2024	2do. Parcial	
07/07/2024	2do. Parcial	
	Demos	
14/07/2024	Exámenes	
	Documentación	
21/07/2024	Defensas	
28/07/2024		
04/08/2024		
11/08/2024		
18/08/2024		

Análisis de carga horaria	
Créditos	8
<b>Horas p/credito</b>	<b>120</b>
Clases	14
<b>Horas clases (2hs c/u)</b>	<b>28</b>
Horas L1 Fuera de clase	3
Horas L2 Fuera de clase	4
Horas L3 Fuera de clase	4
Horas L4 Fuera de clase	6
<b>Horas lab</b>	<b>17</b>
Hito intermedio	3
<b>Total</b>	<b>48</b>
<b>Saldo para proyecto</b>	<b>72</b>
Semanas p/proyecto	10
Horas por semana	7.2

Semana proyecto

1

2

3

4

5

6

7

8

VJ

9

VJ

10