



Curso: DISEÑO LÓGICO 2020

Instituto de Ingeniería Eléctrica - Facultad de Ingeniería - Udelar

0.- Presentación

Diseño Lógico 2020

Docentes del curso

Teórico: Juan Pablo Oliver

Práctico: Lyl Ciganda, Fiorella Haim

Consultas y Laboratorios:

Andrés Touyá,

Francisco Veirano

Sebastián Fernández

Manuel Urquiola

Santiago Bernheim

Gonzalo Cuñarro

Leandro Díaz

Julio Pérez

Javier Rodríguez

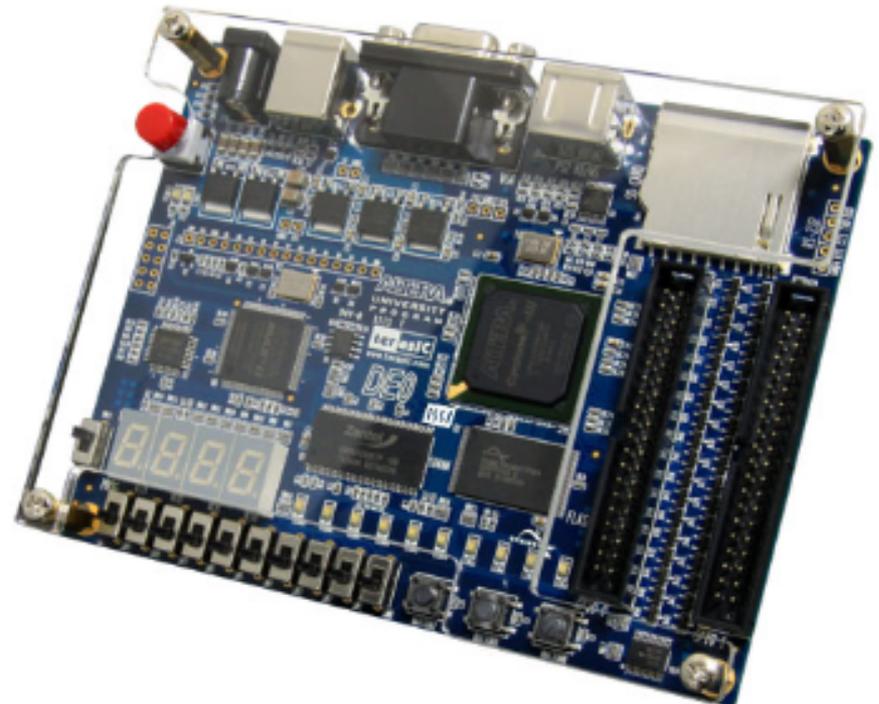
Federico Favaro

Horarios y modalidad

- Teórico:
 - martes y jueves de 10:00 a 11:30 – Openfing + consultas Zoom
- Práctico (comienzo 26/8):
 - Grupo 1, Miércoles 8:00 a 9:30, Zoom
 - Grupo 2, Viernes 8:00 a 9:30, Zoom
- Laboratorio: (a definir, ver EVA)
- Consultas: (comienzo a definir, ver EVA)

Laboratorio

- Grupos de 3 estudiantes
 - Inscripción en la página (a definir)
 - Elegir horario de evaluación
 - 1 Placa DE0 por grupo
 - EL QUE ROMPE PAGA!!!!!!!!!!!!
- 3 prácticas:
 - Se trabaja en casa.
- Responsable:
 - Sebastián Fernández



Método de aprobación

- Instancias de evaluación:
 - Laboratorios + cuestionarios: 25 puntos
 - Evaluación escrita final: 75 puntos
- **Exoneración del curso.** Para exonerar la asignatura se debe:
 - aprobar el laboratorio: asistir a todas las prácticas y obtener un mínimo de 15 puntos
 - Obtener 65 puntos o más entre las evaluaciones de las prácticas y la evaluación escrita final.
- **Ganar el curso (derecho a dar examen).** Esto implica:
 - aprobar el laboratorio: asistir a todas las prácticas y obtener un mínimo de 15 puntos
 - obtener un puntaje entre 25 y 64 puntos entre las evaluaciones de las prácticas y la evaluación escrita final.
- **Reprobar el curso (hay que recurrar).** Esto implica:
 - reprobar el laboratorio (por faltas o no llegar al mínimo de 15 puntos)
y/o
 - no alcanzar 25 puntos del total entre las evaluaciones de las prácticas y la evaluación escrita final.

Página EVA, foros, ...

- Página del curso:
 - <https://eva.fing.edu.uy/course/view.php?id=508>
- Programa del curso.
- Foros de la página:
 - Notificaciones (solo docentes publican)
 - Dudas (cualquiera publica y todos pueden responder)
 - Laboratorio (no se pueden publicar soluciones)
- Clases en Openfing (teórico y practico)
 - 21 clases teóricas + 5 de ejercicios de examen
 - 14 clases de ejercicios

Temario

1. Introducción
2. Representación de la información en forma digital
3. Sistemas Combinatorios
4. Sistemas secuenciales
 - a. Almacenamiento de la información
 - b. Síntesis clásica:
 - Modo Reloj
 - Modo Nivel.
 - c. Lenguaje de descripción de hardware

Bibliografía

- ❑ “Introducción al Diseño Lógico Digital”, J.P. Hayes.
 - Temas 1, 2, 3, 4a y 4b
- ❑ “Diseño Digital, Principios y Prácticas”, J. F. Wakerly.
 - Temas: 2, 3, 4a y 4b
- ❑ “Teoría de Conmutación y Diseño Lógico” F. J. Hill y G. R. Peterson
 - Temas 3, 4a y 4b
- ❑ “Digital Logic and Microprocessors” F. J. Hill y G. R. Peterson
 - Temas 4c (cap 9 y 10)
- ❑ “”Estudio de tiempos de Flip Flops”, Fiorella Haim
 - En Pagina del curso, sección *Materiales*